

Motion SPM® 45 系列

FNA41560, FNA41560B2

概述

FNA41560 / FNA41560B2 是一款 Motion SPM 45 模块，为交流感应、无刷直流电机和 PMSM 电机提供非常全面的高性能逆变器输出平台。这些模块综合优化了内置 IGBT 的栅极驱动以最小化电磁干扰和能量损耗。同时也提供多重模组保护特性，集成欠压闭锁，过流保护，热量监测和故障报告。内置高速 HVIC 芯片仅需要单电源电压并将逻辑电平栅极输入信号转换为高电压、高电流驱动信号，从而有效驱动模块的内部 IGBT。独立的 IGBT 负端在每个相位均有效，可支持大量不同种类的控制算法。

特性

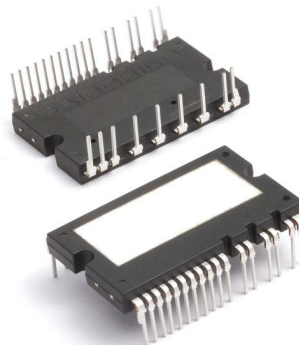
- 通过 UL 第 E209204 号认证 (UL1557)
- 600 V – 15 A 三相 IGBT 逆变器，包含栅极驱动和保护的控制 IC
- 使用陶瓷基板实现低热阻
- 低损耗、短路额定的 IGBT
- 内置自举二极管和专用的 Vs 引脚以简化印刷电路板布局
- 内置负温度系数热敏电阻可实现温度监测
- 低端 IGBT 的独立发射极开路引脚用于三相电流感测
- 单接地电源供电
- 针对 5 kHz 开关频率进行优化
- 绝缘等级：2000 V_{rms} / 分钟。

应用

- 运动控制 – 家用设备 / 工业电机

相关资料

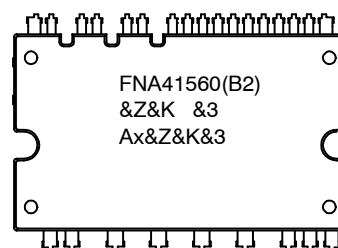
- [AN-9070 – Motion SPM® 45 Series Users Guide](#)
- [AN-9071 – Motion SPM® 45 Series Thermal Performance Information](#)
- [AN-9072 – Motion SPM® 45 Series Mounting Guidance](#)
- RD-344 – Reference Design (Three Shunt Solution)
- RD-345 – Reference Design (One Shunt Solution)



SPMAA-A26 / 26LD, PDD STD, CERAMIC TYPE,
STANDARD DUAL FORM
CASE MODFA

SPMAA-C26 / 26LD, PDD STD CERAMIC TYPE,
LONG LEAD DUAL FORM TYPE
CASE MODFC

MARKING DIAGRAM



FNA41560(B2) = Specific Device Code
&Z = Assembly Plant Code
&K = Lot Code
&3 = Date Code (Year & Week)
Ax = Specific Product Name
x = D, M

ORDERING INFORMATION

Device	Package	Shipping
FNA41560	SPMAA-A26 (Pb-Free, Halide Free)	12 Units / Tube
FNA41560B2	SPMAA-C26 (Pb-Free, Halide Free)	12 Units / Tube

集成的功率功能

- 600 V – 15 A IGBT 逆变器，适用于三相 DC / AC 功率转换 (请参阅图 2)

集成的驱动、保护和系统控制功能

- 对于逆变器高端 IGBT: 栅极驱动电路、高压隔离的高速电平转换控制电路欠压锁定保护(UVLO)
- 对于逆变器低端 IGBT: 栅极驱动电路、短路保护(SCP)、控制电源电路欠压锁定保护(UVLO)
- 故障信号: 对应 UVLO (低端电源) 和短路故障
- 输入接口: 高电平有效接口，可用于 3.3 / 5 V 逻辑电平，施密特触发脉冲输入

引脚布局

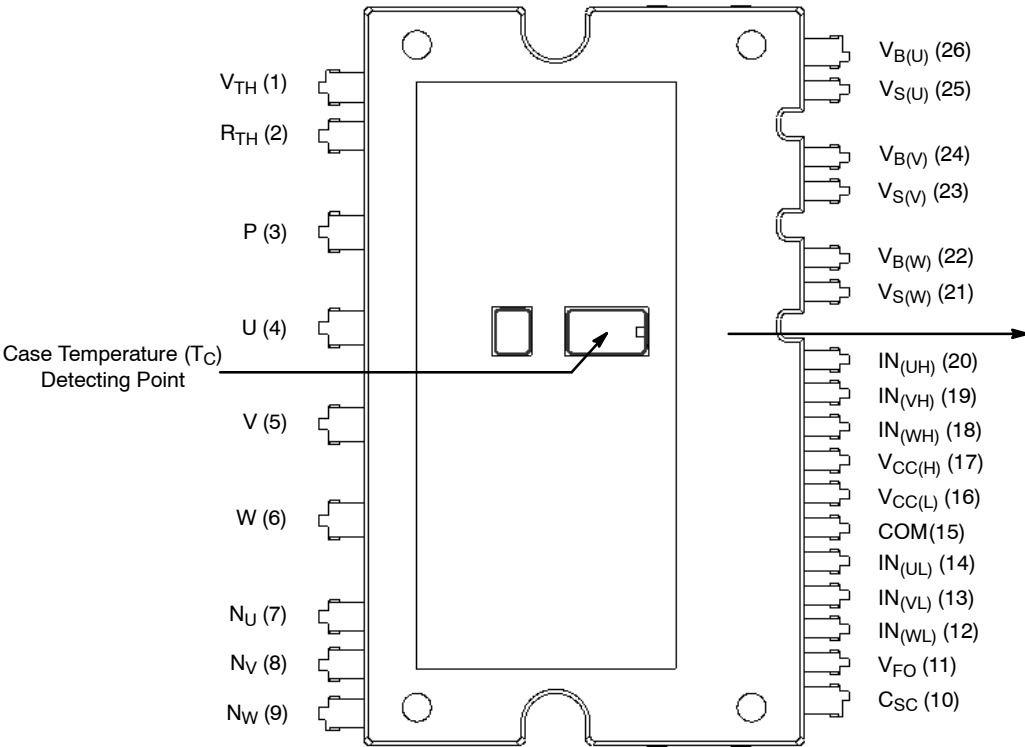


图 1. 俯视图

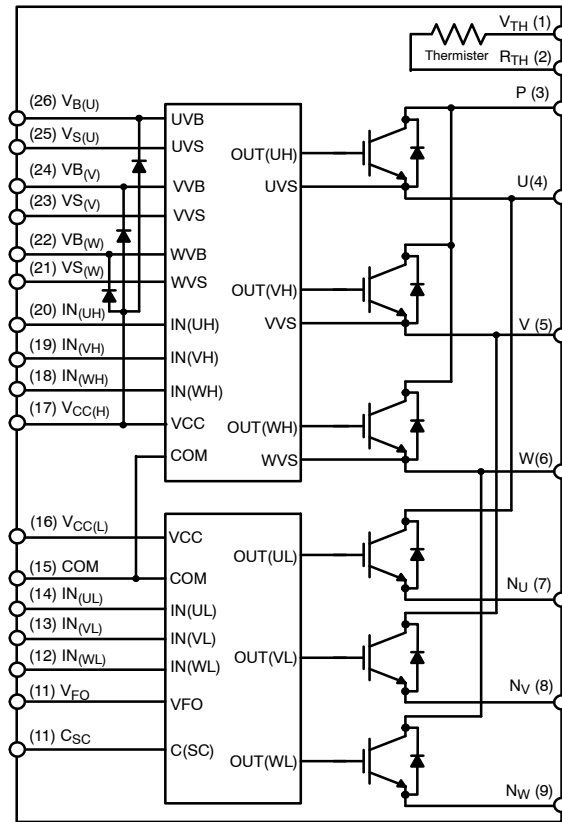
FNA41560, FNA41560B2

引脚描述

引脚号	引脚名	引脚描述
1	V_{TH}	热敏电阻偏压
2	R_{TH}	用于热敏电阻 (温度检测) 的串连电阻
3	P	直流输入正端
4	U	U 相输出
5	V	V 相输出
6	W	W 相输出
7	N_U	U 相的直流输入负端
8	N_V	V 相的直流输入负端
9	N_W	W 相的直流输入负端
10	C_{SC}	短路电流感测输入电容 (低通滤波器)
11	V_{FO}	故障输出
12	$IN_{(WL)}$	低端 W 相的信号输入
13	$IN_{(VL)}$	低端 V 相的信号输入
14	$IN_{(UL)}$	低端 U 相的信号输入
15	COM	公共电源接地
16	$V_{CC(L)}$	IC 和 IGBT 驱动的低端公共偏压
17	$V_{CC(H)}$	IC 和 IGBT 驱动的高端公共偏压
18	$IN_{(WH)}$	高端 W 相的信号输入
19	$IN_{(VH)}$	高端 V 相的信号输入
20	$IN_{(UH)}$	高端 U 相的信号输入
21	$V_{S(W)}$	W 相 IGBT 驱动的高端偏压接地
22	$V_{B(W)}$	W 相 IGBT 驱动的高端偏压
23	$V_{S(V)}$	V 相 IGBT 驱动的高端偏压接地
24	$V_{B(V)}$	V 相 IGBT 驱动的高端偏压
25	$V_{S(U)}$	U 相 IGBT 驱动的高端偏压接地
26	$V_{B(U)}$	U 相 IGBT 驱动的高端偏压

FNA41560, FNA41560B2

内部等效电路与输入 / 输出引脚



注：

1. 逆变器的高端由三个 IGBT 及相应的续流二极管和一个控制 IC 组成。
2. 逆变器的低端由三个 IGBT 及相应的续流二极管和一个控制 IC 组成。具有栅极驱动和保护功能。
3. 逆变器的功率端由逆变器的四个直流母线输入端和三个输出端组成。

图 2. 内部框图

FNA41560, FNA41560B2

绝对最大额定值 ($T_J = 25^\circ\text{C}$, 除非另有说明。)

符号	参数	工作条件	额定值	单位
逆变器部分				
V_{PN}	电源电压	施加在 P – N_U , N_V , N_W 之间	450	V
$V_{PN(\text{Surge})}$	电源电压 (浪涌)	施加在 P – N_U , N_V , N_W 之间	500	V
V_{CES}	集电极 – 发射极之间电压		600	V
$\pm I_C$	单个 IGBT 的集电极电流	$T_C = 25^\circ\text{C}$, $T_J < 150^\circ\text{C}$	15	A
$\pm I_{CP}$	单个 IGBT 的集电极电流 (峰值)	$T_C = 25^\circ\text{C}$, $T_J < 150^\circ\text{C}$, 脉冲宽度小于 1 ms	30	A
P_C	集电极功耗	$T_C = 25^\circ\text{C}$, 单个芯片	41	W
T_J	工作结温	(注 4)	-40 ~ 150	$^\circ\text{C}$

控制部分

V_{CC}	控制电源电压	施加在 $V_{CC(H)}$, $V_{CC(L)}$ – COM 之间	20	V
V_{BS}	高端控制偏压	施加在 $V_{B(U)}$ – $V_{S(U)}$, $V_{B(V)}$ – $V_{S(V)}$, $V_{B(W)}$ – $V_{S(W)}$	20	V
V_{IN}	输入信号电压	施加在 $IN_{(UH)}$, $IN_{(VH)}$, $IN_{(WH)}$, $IN_{(UL)}$, $IN_{(VL)}$, $IN_{(WL)}$ – COM 之间	-0.3 ~ $V_{CC} + 0.3$	V
V_{FO}	故障输出电源电压	施加在 V_{FO} – COM 之间	-0.3 ~ $V_{CC} + 0.3$	V
I_{FO}	故障输出电流	V_{FO} 引脚处的灌电流	1	mA
V_{SC}	电流检测输入电压	施加在 C_{SC} – COM 之间	-0.3 ~ $V_{CC} + 0.3$	V

自举二极管部分

V_{RRM}	最大重复反向电压		600	V
I_F	正向电流	$T_C = 25^\circ\text{C}$, $T_J < 150^\circ\text{C}$	0.50	A
I_{FP}	正向电流 (峰值)	$T_C = 25^\circ\text{C}$, $T_J < 150^\circ\text{C}$, 脉冲宽度小于 1 ms	1.50	A
T_J	工作结温		-40 ~ 150	$^\circ\text{C}$

整个系统

$V_{PN(\text{PROT})}$	自我保护电源电压限制 (短路保护能力)	$V_{CC} = V_{BS} = 13.5 \sim 16.5 \text{ V}$ $T_J = 150^\circ\text{C}$, 非重复性, $< 2 \mu\text{s}$	400	V
T_{STG}	存储温度		-40 ~ 125	$^\circ\text{C}$
V_{ISO}	绝缘电压	60 Hz, 正弦波形, 交流 1 分钟, 连接陶瓷基板到引脚	2000	V_{rms}

Stresses exceeding those listed in the Maximum Ratings table may damage the device. If any of these limits are exceeded, device functionality should not be assumed, damage may occur and reliability may be affected.

(参考译文)

如果电压超过最大额定值表中列出的值范围, 器件可能会损坏。如果超过任何这些限值, 将无法保证器件功能, 可能会导致器件损坏, 影响可靠性。

4. Motion SPM 45 内部集成的功率芯片的最大额定结温是 150°C 。

热阻

符号	参数	工作条件	最小值	典型值	最大值	单位
$R_{th(j-c)Q}$	结点 – 壳体的热阻	逆变器 IGBT 部分 (每 1 / 6 模块)	–	–	3.0	$^\circ\text{C/W}$
$R_{th(j-c)F}$		逆变器 FWDi 部分 (每 1 / 6 模块)	–	–	4.3	$^\circ\text{C/W}$

5. 关于壳体温度 (T_C) 的测量点, 参见图 2。

FNA41560, FNA41560B2

电气特性 (T_J = 25°C, 除非另有说明。)

符号		参数	工作条件	最小值	典型值	最大值	单位	
逆变器部分								
V _{CE(SAT)}		集电极 - 发射极间饱和电压	V _{CC} = V _{BS} = 15 V V _{IN} = 5 V	I _C = 50 A, T _J = 25°C	-	1.8	2.3	V
V _F		FWD 正向电压	V _{IN} = 0 V	I _F = 50 A, T _J = 25°C	-	1.8	2.3	V
HS	t _{ON}	开关时间	V _{PN} = 300 V, V _{CC} = V _{BS} = 15 V, I _C = 15 A, T _J = 25°C V _{IN} = 0 V ↔ 5 V, 电感负载 (注 6)	0.45	0.75	1.25	μs	
	t _{C(ON)}			-	0.25	0.50	μs	
	t _{OFF}			-	0.75	1.25	μs	
	t _{C(OFF)}			-	0.25	0.50	μs	
	t _{rr}			-	0.15	-	μs	
LS	t _{ON}		V _{PN} = 300 V, V _{CC} = V _{BS} = 15 V, I _C = 15 A, T _J = 25°C V _{IN} = 0 V ↔ 5 V, 电感负载 (注 6)	0.45	0.75	1.25	μs	
	t _{C(ON)}			-	0.25	0.50	μs	
	t _{OFF}			-	0.75	1.25	μs	
	t _{C(OFF)}			-	0.25	0.50	μs	
	t _{rr}			-	0.15	-	μs	
I _{CES}		集电极 - 发射极间漏电流	V _{CE} = V _{CES}	-	-	1	mA	

Product parametric performance is indicated in the Electrical Characteristics for the listed test conditions, unless otherwise noted. Product performance may not be indicated by the Electrical Characteristics if operated under different conditions.

除非另有说明，“电气特性”表格中列出的是所列测试条件下的产品性能参数。如果在不同条件下运行，产品性能可能与“电气特性”表格中所列性能参数不一致。

6. t_{ON} 和 t_{OFF} 包括模块内部驱动 IC 的传输延迟时间。t_{C(ON)} 和 t_{C(OFF)} 指在内部给定的栅极驱动条件下，IGBT 本身的开关时间。详细信息，请参见图 3。

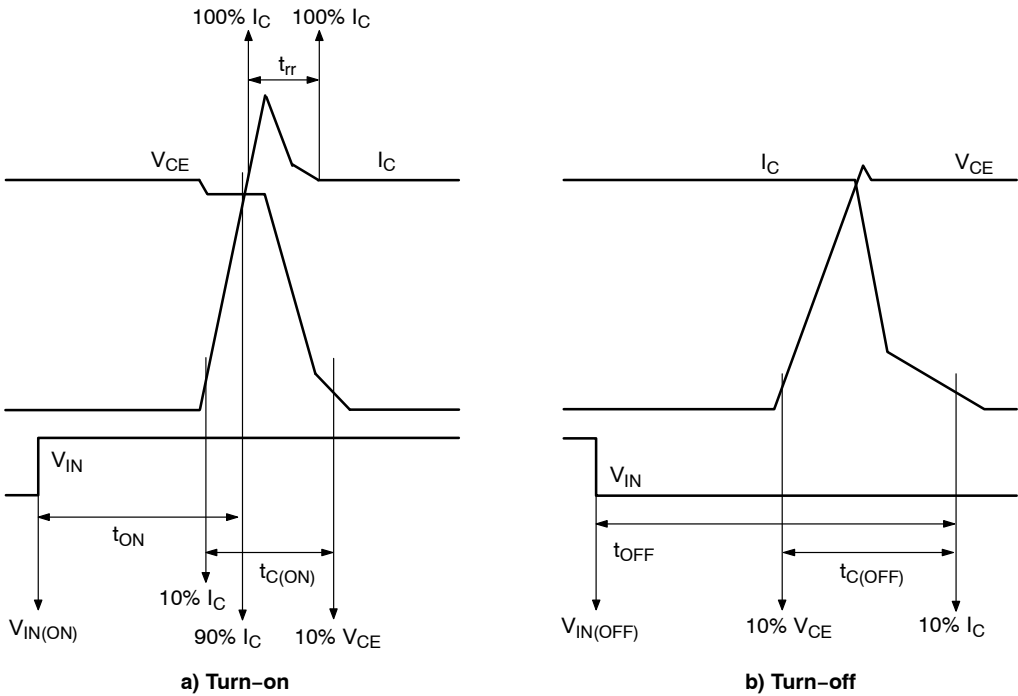


图 3. 开关时间的定义

FNA41560, FNA41560B2

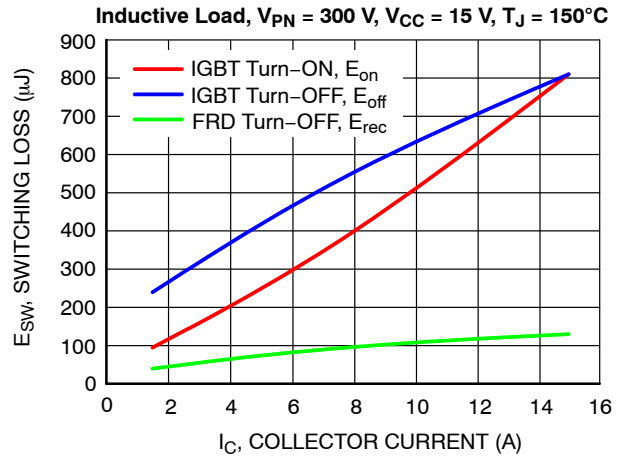
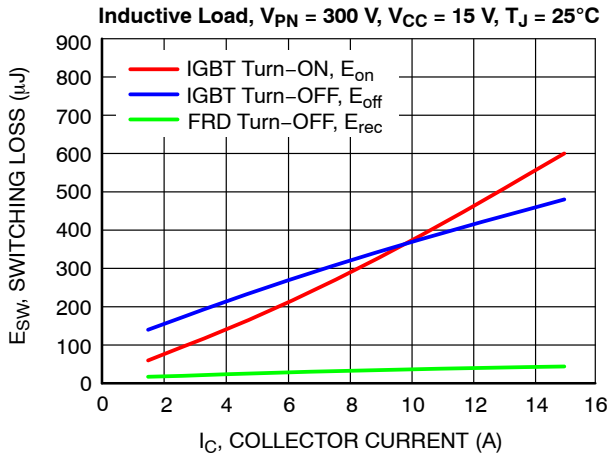


图 4. 开关损耗特性 (典型值)

电气特性 ($T_J = 25^\circ\text{C}$, 除非另有说明。) (continued)

符号	参数	工作条件	最小值	典型值	最大值	单位
控制部分						
I_{QCCH}	VCC 静态电源电流	$V_{CC(H)} = 15\text{ V}$, $I_{N(UH, VH, WH)} = 0\text{ V}$	$V_{CC(H)} - \text{COM}$	–	–	0.10 mA
I_{QCCL}		$V_{CC(L)} = 15\text{ V}$, $I_{N(UL, VL, WL)} = 0\text{ V}$	$V_{CC(L)} - \text{COM}$	–	–	2.65 mA
I_{PCCH}	VCC 电源电流	$V_{CC(L)} = 15\text{ V}$, $f_{PWM} = 20\text{ kHz}$, 占空比 = 50%, 施加于高端的一个 PWM 信号输入	$V_{CC(H)} - \text{COM}$	–	–	0.15 mA
I_{PCCL}		$V_{CC(L)} = 15\text{ V}$, $f_{PWM} = 20\text{ kHz}$, 占空比 = 50%, 施加于低端的一个 PWM 信号输入	$V_{CC(L)} - \text{COM}$	–	–	3.65 mA
I_{QBS}	VBS 静态电源电流	$V_{BS} = 15\text{ V}$, $I_{N(UH, VH, WH)} = 0\text{ V}$	$V_{B(U)} - V_{S(U)}$, $V_{B(V)} - V_{S(V)}$, $V_{B(W)} - V_{S(W)}$	–	–	0.30 mA
I_{PBS}	VBS 工作电源电流	$V_{CC} = V_{BS} = 15\text{ V}$, $f_{PWM} = 20\text{ kHz}$, 占空比 = 50%, 施加于高端的一个 PWM 信号输入	$V_{B(U)} - V_{S(U)}$, $V_{B(V)} - V_{S(V)}$, $V_{B(W)} - V_{S(W)}$	–	–	2.00 mA
V_{FOH}	故障输出电压	$V_{SC} = 0\text{ V}$, V_{FO} 电路: 10 kΩ 至 5 V 上拉	4.5	–	–	V
V_{FOL}		$V_{SC} = 1\text{ V}$, V_{FO} 电路: 10 kΩ 至 5 V 上拉	–	–	0.5	V
$V_{SC(ref)}$	短路触发电平	$V_{CC} = 15\text{ V}$ (注 7)	0.45	0.50	0.55	V
UV_{CCD}	电源电路 欠压 保护	检测电平	10.5	–	13.0	V
UV_{CCR}		复位电平	11.0	–	13.5	V
UV_{BSD}		检测电平	10.0	–	12.5	V
UV_{BSR}		复位电平	10.5	–	13.0	V
t_{FOD}	故障输出脉宽		30	–	–	μs
$V_{IN(ON)}$	导通阈值电压	施加在 $I_{N(UH)}$, $I_{N(VH)}$, $I_{N(WH)}$, $I_{N(UL)}$, $I_{N(VL)}$, $I_{N(WL)}$ – COM 之间	–	–	2.6	V
$V_{IN(OFF)}$	关断阈值电压		0.8	–	–	V
R_{TH}	阻值 (热敏电阻)	@ $T_{TH} = 25^\circ\text{C}$ (注 8)	–	47	–	kΩ
		@ $T_{TH} = 100^\circ\text{C}$	–	2.9	–	kΩ

Product parametric performance is indicated in the Electrical Characteristics for the listed test conditions, unless otherwise noted. Product performance may not be indicated by the Electrical Characteristics if operated under different conditions.

(参考译文)

除非另有说明, “电气特性” 表格中列出的是所列测试条件下的产品性能参数。如果在不同条件下运行, 产品性能可能与 “电气特性” 表格中所列性能参数不一致。

7. 短路电流保护仅作用于低端。

8. T_{TH} 为热敏电阻自身的温度。若需获得壳体温度 (T_C)，请根据具体应用进行试验。

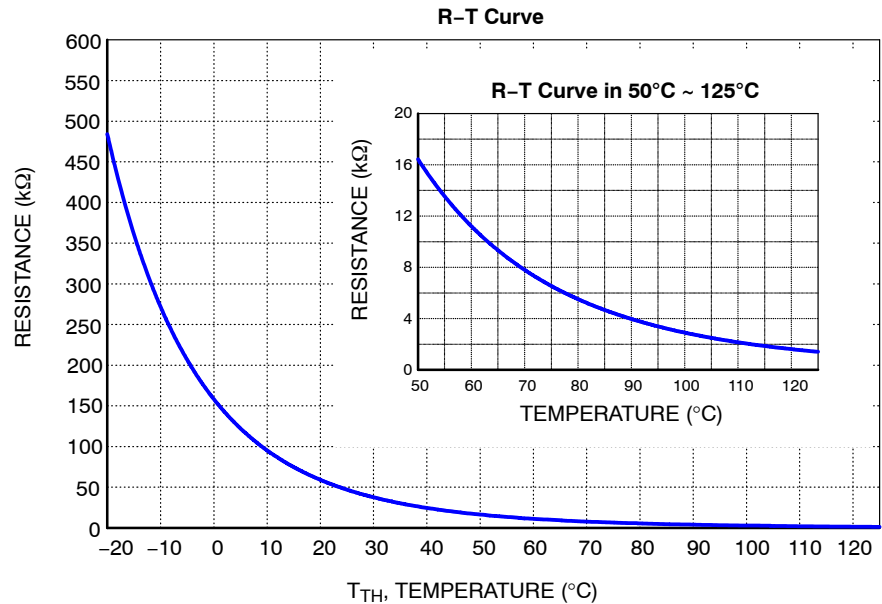


图 5. 内置热敏电阻的 R-T 曲线

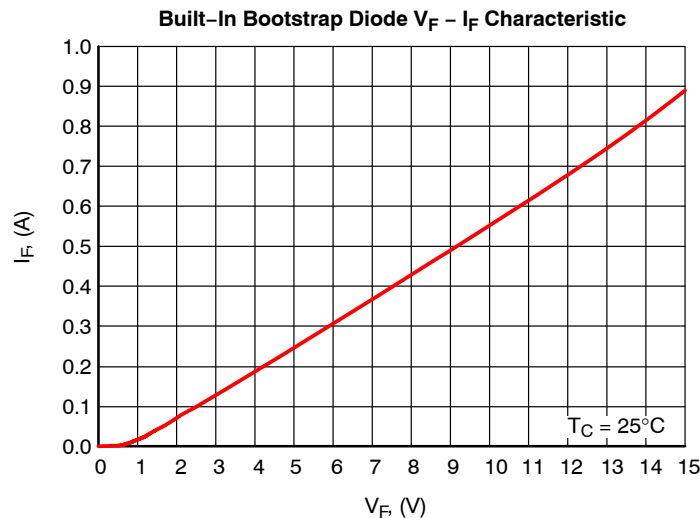
电气特性 ($T_J = 25^{\circ}\text{C}$, 除非另有说明。) (continued)

符号	参数	工作条件	最小值	典型值	最大值	单位
自举二极管部分						
V_F	正向电压	$I_F = 0.1\text{ A}$, $T_C = 25^{\circ}\text{C}$	–	2.5	–	V
t_{rr}	反向恢复时间	$I_F = 0.1\text{ A}$, $T_C = 25^{\circ}\text{C}$	–	80	–	ns

Product parametric performance is indicated in the Electrical Characteristics for the listed test conditions, unless otherwise noted. Product performance may not be indicated by the Electrical Characteristics if operated under different conditions.

(参考译文)

除非另有说明，“电气特性”表格中列出的是所列测试条件下的产品性能参数。如果在不同条件下运行，产品性能可能与“电气特性”表格中所列性能参数不一致。



注：

9. 内置自举二极管其阻抗特性约为 $15\ \Omega$ 。

图 6. 内置自举二极管特性

FNA41560, FNA41560B2

推荐工作条件

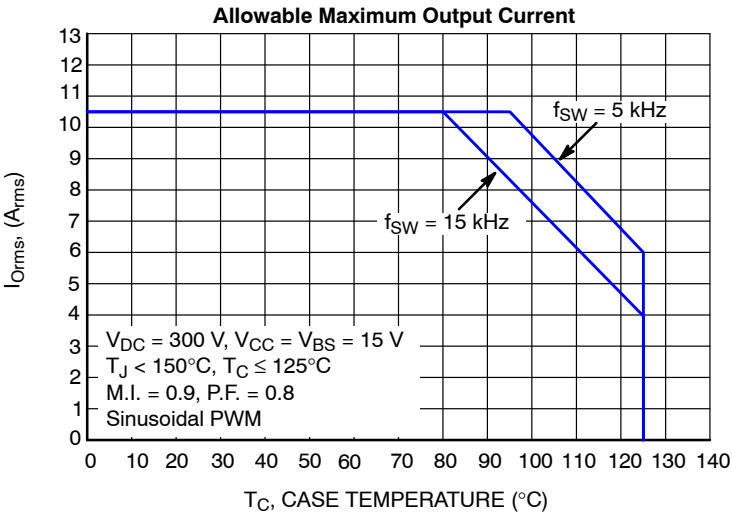
符号	参数	工作条件	最小值	典型值	最大值	单位
V_{PN}	电源电压	施加在 P – N _U , N _V , N _W 之间	–	300	400	V
V_{CC}	控制电源电压	施加在 V _{CC(H)} , V _{CC(L)} – COM 之间	13.5	15.0	16.5	V
V_{BS}	高端偏压	施加在 V _{B(U)} – V _{S(U)} , V _{B(V)} – V _{S(V)} , V _{B(W)} – V _{S(W)}	13.0	15.0	18.5	V
dV_{CC}/dt , dV_{BS}/dt	控制电源波动		–1	–	1	V/ μ s
t_{dead}	防止桥臂直通的死区时间	适用于每个输入信号	1.5	–	–	μ s
f_{PWM}	PWM 输入信号	–40°C < T _J < 150°C	–	–	20	kHz
V_{SEN}	电流感测的电压	施加在 N _U , N _V , N _W – COM 之间 (包括浪涌电压)	–4	–	4	V
$P_{WIN(ON)}$	最小输入脉宽	(注 10)	0.5	–	–	μ s
$P_{WIN(OFF)}$			0.5	–	–	

Functional operation above the stresses listed in the Recommended Operating Ranges is not implied. Extended exposure to stresses beyond the Recommended Operating Ranges limits may affect device reliability.

(参考译文)

高于推荐工作范围表格中所列电压时，不保证能够正常运行。长时间在推荐工作范围表格中规定范围以外的电压下运行，可能会影响器件的可靠性。

10. 此产品可能不会响应，若输入脉宽值低于最低推荐值。



注：

11. 这个允许输出电流值是此产品安全工作时的参考值。考虑到实际应用和工作条件，它可能会改变。

图 7. 允许最大输出电流

FNA41560, FNA41560B2

机械特性和额定值

参数	工作条件		最小值	典型值	最大值	单位
器件平面度	见图 8		0	–	+120	μm
安装扭矩	安装螺钉：M3 见图 9	建议 0.7 N • m	0.6	0.7	0.8	N • m
		建议 7.1 kg • cm	6.2	7.1	8.1	kg • cm
重量			–	11.00	–	g

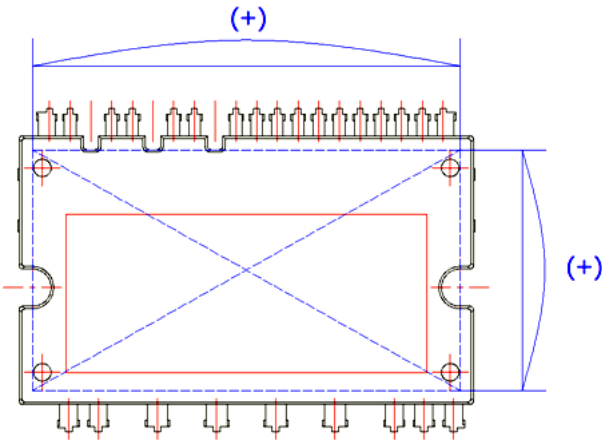
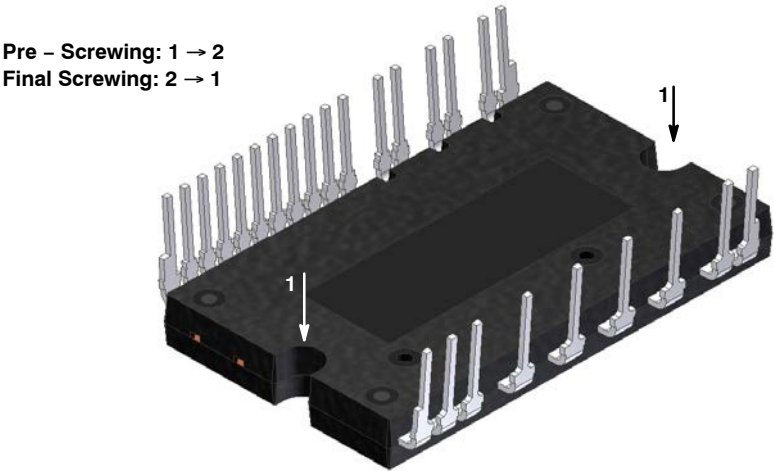


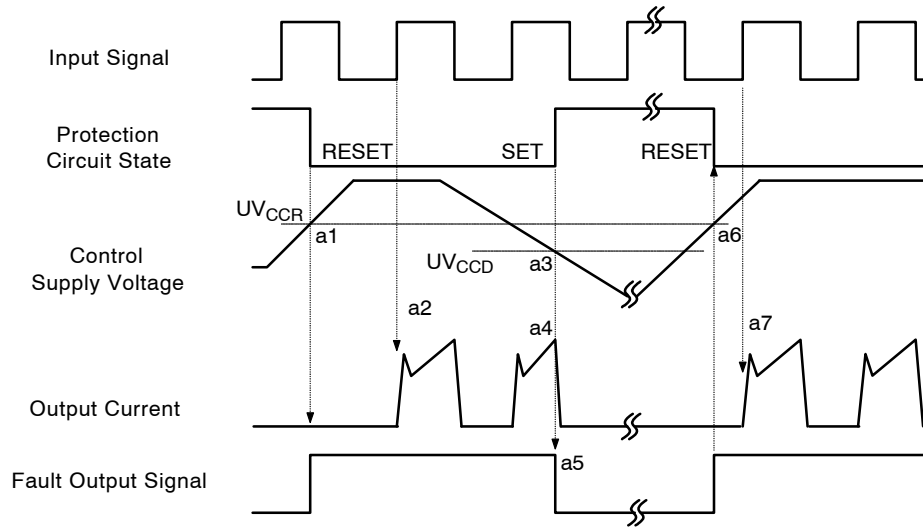
图 8. 平面度测量位置



注：
12. 安装或扭动螺丝时切勿过分用力。扭力过大会造成陶瓷破裂，产生毛刺并破坏铝质散热片。
13. 避免用力不均衡。图 9 显示了安装螺钉时，推荐的扭紧顺序。不平坦的安装会导致 SPM 45 封装的陶瓷基板损坏。预旋紧扭矩约为最大额定扭矩的 20 ~ 30%。

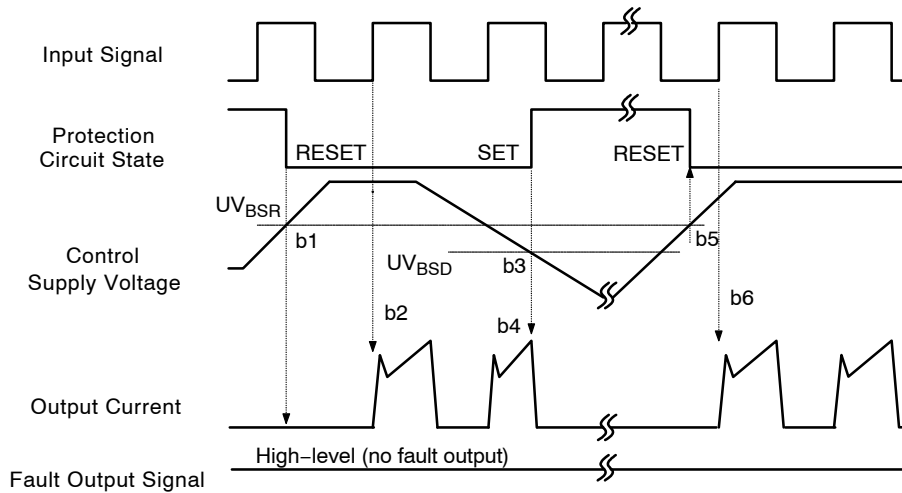
图 9. 安装螺钉时的扭紧顺序

保护功能时序图



- a1: 控制电源电压上升: 当电压上升到 UV_{CCR} 后, 等到下一个开通信号时, 对应的电路才开始动作。
a2: 正常工作: IGBT 导通并加载负载电流。
a3: 欠压检测 (UV_{CCD})。
a4: 不论控制输入的条件, IGBT 都关断。
a5: 故障输出工作启动。
a6: 欠压复位 (UV_{CCR})。
a7: 正常工作: IGBT 导通并加载负载电流。

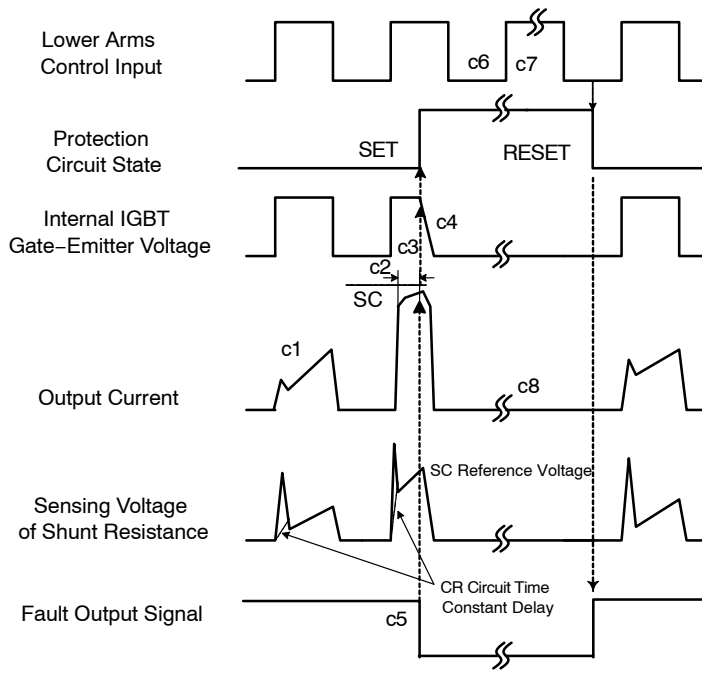
图 10. 欠压保护 (低端)



- b1: 控制电源电压上升: 当电压上升到 UV_{BSR} 后, 等到下一个输入信号时, 对应的电路才开始动作。
b2: 正常工作: IGBT 导通并加载负载电流。
b3: 欠压检测 (UV_{BSD})。
b4: 不论控制输入的条件, IGBT 都关闭, 且无故障输出信号。
b5: 欠压复位 (UV_{BSR})。
b6: 正常工作: IGBT 导通并加载负载电流。

图 11. 欠压保护 (高端)

FNA41560, FNA41560B2



(包含外部分流电阻和 CR 连接)

c1: 正常工作: IGBT 导通并加载负载电流。

c2: 短路电流感测 (SC 触发)。

c3: IGBT 栅极硬中断。

c4: IGBT 关断。

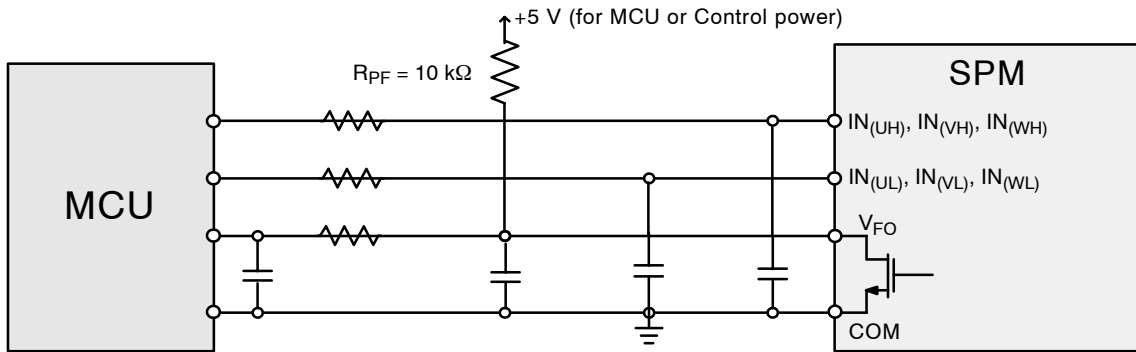
c5: 输入“LOW”: IGBT 关断状态。

c6: 输入“HIGH”: IGBT 导通, 但是在故障输出有效的时间内, IGBT 不导通。

c7: IGBT 关断状态。

图 12. 短路保护 (仅适用于低端工作)

输入/输出接口电路

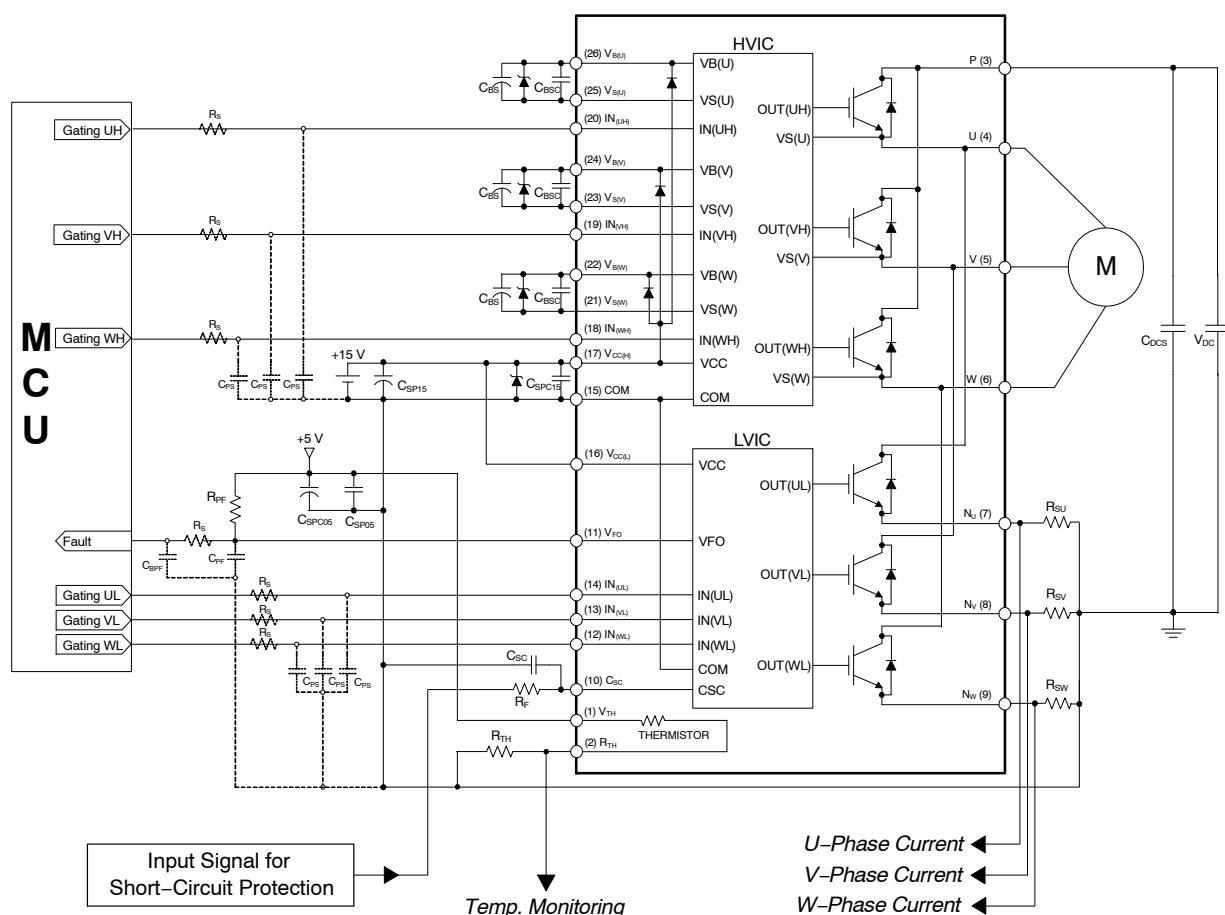


注:

14. 每个输入端的 RC 耦合 (虚线显示部分) 可能随着应用程序中使用的 PWM 控制方案和应用程序印刷电路板接线抗阻而改变。Motion SPM 45 产品的输入信号部分集成了典型值为 5 kΩ 的下拉电阻。因此, 当使用外部的滤波电阻时, 请注意该信号在输入端的压降。

图 13. 推荐的 MCU I/O 接口电路

FNA41560, FNA41560B2



注:

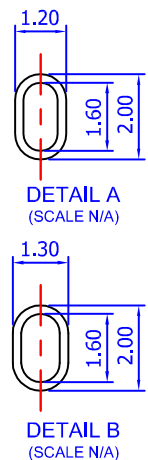
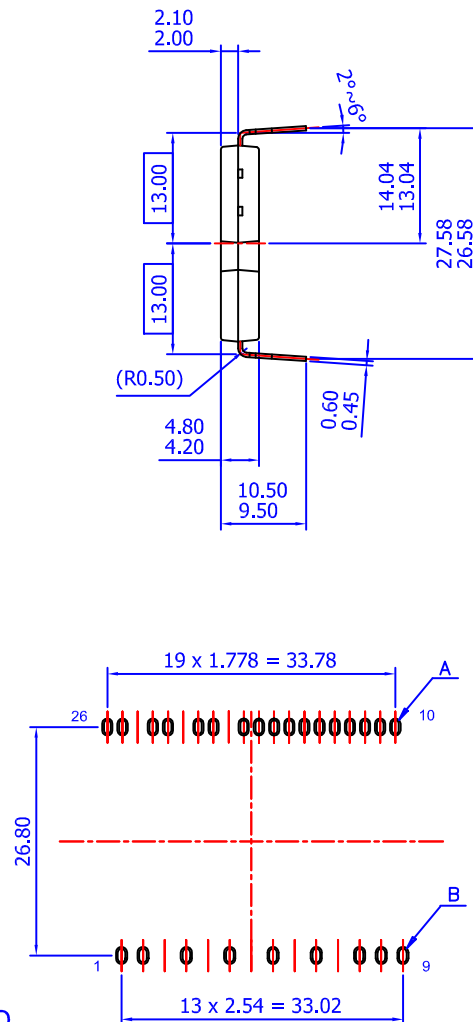
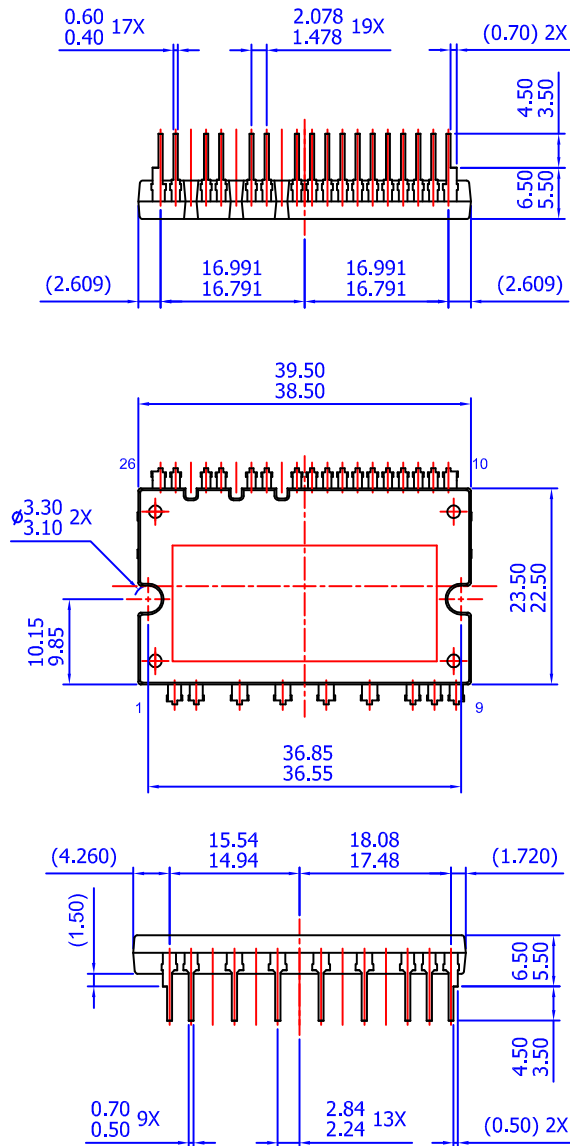
15. 为了避免故障，每个输入端的连线必须尽可能短（小于 2–3 cm）。
16. 因为 Motion SPM 45 产品 内部集成了一个具有特殊功能的 HVIC 芯片，接口电路与 CPU 终端的直接耦合是可行的，不需要任何光耦合器或变压器隔离。
17. V_{FO} 输出是漏极开路型。此信号线应该用电阻上拉至 MCU 或控制电源正极，以使 I_{FO} 达到 1mA（请参考图 13）。
18. 推荐 C_{SP15} 的取值应大于自举电容 C_{BS} 的 7 倍左右。
19. 输入信号为高电平有效。在 IC 中，有一个 5 k Ω 的电阻将每一个输入信号线下拉接地。推荐采用 RC 耦合电路，以避免输入信号波动。 $R_S C_{PS}$ 时间常数应在 50 ~ 150 ns 的范围内进行选择（建议 $R_S = 100 \Omega$, $C_{PS} = 1$ nF）。
20. 为了防止保护功能出错， R_F 和 C_{SC} 周围的连线应该尽可能的短。
21. 在短路保护电路中， $R_F C_{SC}$ 的时间常数应在 1.5 ~ 2 μ s 的范围内选取。
22. 控制 GND 线和功率 GND 线包括 NU, NV, NW 必须连接在同一点上。请不要用宽的模块连接控制 GND 线和功率 GND 线。同时，控制 GND 线和功率 GND 线之间的接线距离应该尽可能的短。
23. 每个电容都应尽可能地靠近 Motion SPM 45 产品的引脚安装。
24. 为防止浪涌的破坏，应尽可能缩短滤波电容和 P & GND 引脚间的连线。推荐在 P 和 GND 引脚间使用 0.1 ~ 0.22 mF 的高频无感电容。
25. 在各种家用电器设备系统中，几乎都用到了继电器。在这些情况下，MCU 和继电器之间应留有足够的距离。
26. 在每一对控制电源端应该采用齐纳二极管或者瞬态电压抑制器来保护 IC 不受浪涌破坏（推荐 22 V / 1 W，齐纳阻抗特性低于 15 Ω 的齐纳二极管）。
27. 请为 C_{BS} 选择温度特性好的电解电容。同时，为 C_{BSC} 选择 0.1 ~ 0.2 μ F 温度和频率特性好的 R- 类陶瓷电容。
28. 详细信息，请参考 AN-9070, AN-9071, AN-9072, RD-344 和 RD-345。

图 14. 典型应用电路

SPM is a registered trademark of Semiconductor Components Industries, LLC dba "**onsemi**" or its affiliates and/or subsidiaries in the United States and/or other countries.

SPMAA-A26 / 26LD, PDD STD, CERAMIC TYPE, STANDARD DUAL FORM
CASE MODFA
ISSUE O

DATE 31 JAN 2017



NOTES: UNLESS OTHERWISE SPECIFIED
A) THIS PACKAGE DOES NOT COMPLY TO ANY CURRENT PACKAGING STANDARD
B) ALL DIMENSIONS ARE IN MILLIMETERS
C) DIMENSIONS ARE EXCLUSIVE OF BURRS, MOLD FLASH, AND TIE BAR EXTRUSIONS
D) () IS REFERENCE

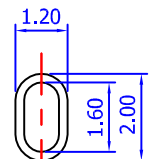
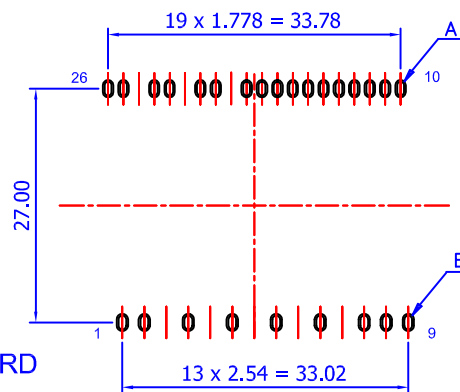
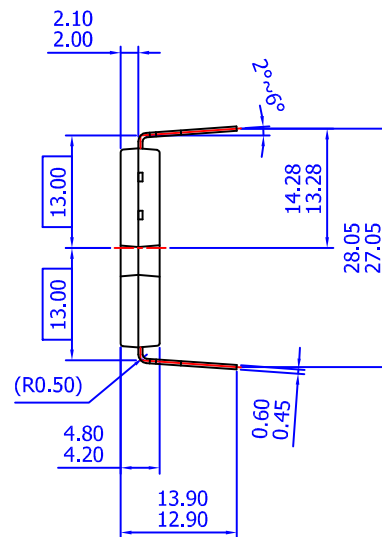
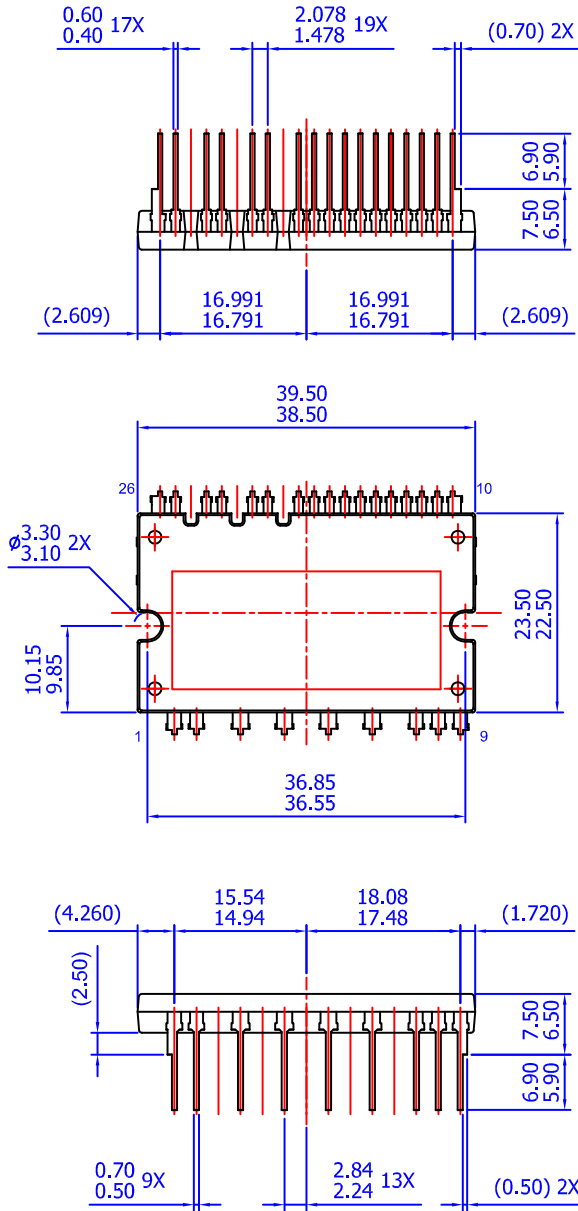
LAND PATTERN RECOMMENDATIONS

DOCUMENT NUMBER:	98AON13553G	Electronic versions are uncontrolled except when accessed directly from the Document Repository. Printed versions are uncontrolled except when stamped "CONTROLLED COPY" in red.
DESCRIPTION:	SPMAA-A26 / 26LD, PDD STD, CERAMIC TYPE, STANDARD DUAL	PAGE 1 OF 1

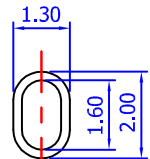
onsemi and onsemi are trademarks of Semiconductor Components Industries, LLC dba onsemi or its subsidiaries in the United States and/or other countries. onsemi reserves the right to make changes without further notice to any products herein. onsemi makes no warranty, representation or guarantee regarding the suitability of its products for any particular purpose, nor does onsemi assume any liability arising out of the application or use of any product or circuit, and specifically disclaims any and all liability, including without limitation special, consequential or incidental damages. onsemi does not convey any license under its patent rights nor the rights of others.

SPMAA-C26 / 26LD, PDD STD CERAMIC TYPE, LONG LEAD DUAL FORM TYPE
CASE MODFC
ISSUE O

DATE 31 JAN 2017



DETAIL A
(SCALE N/A)



DETAIL B
(SCALE N/A)

- NOTES: UNLESS OTHERWISE SPECIFIED
- A) THIS PACKAGE DOES NOT COMPLY TO ANY CURRENT PACKAGING STANDARD
 - B) ALL DIMENSIONS ARE IN MILLIMETERS
 - C) DIMENSIONS ARE EXCLUSIVE OF BURRS, MOLD FLASH, AND TIE BAR EXTRUSIONS
 - D) () IS REFERENCE

LAND PATTERN RECOMMENDATIONS

DOCUMENT NUMBER:	98AON13555G	Electronic versions are uncontrolled except when accessed directly from the Document Repository. Printed versions are uncontrolled except when stamped "CONTROLLED COPY" in red.
DESCRIPTION:	SPMAA-C26 / 26LD, PDD STD CERAMIC TYPE, LONG LEAD DUAL	PAGE 1 OF 1

onsemi and onsemi are trademarks of Semiconductor Components Industries, LLC dba onsemi or its subsidiaries in the United States and/or other countries. onsemi reserves the right to make changes without further notice to any products herein. onsemi makes no warranty, representation or guarantee regarding the suitability of its products for any particular purpose, nor does onsemi assume any liability arising out of the application or use of any product or circuit, and specifically disclaims any and all liability, including without limitation special, consequential or incidental damages. onsemi does not convey any license under its patent rights nor the rights of others.

onsemi, **Onsemi**, and other names, marks, and brands are registered and/or common law trademarks of Semiconductor Components Industries, LLC dba "**onsemi**" or its affiliates and/or subsidiaries in the United States and/or other countries. **onsemi** owns the rights to a number of patents, trademarks, copyrights, trade secrets, and other intellectual property. A listing of **onsemi**'s product/patent coverage may be accessed at www.onsemi.com/site/pdf/Patent-Marking.pdf. **onsemi** reserves the right to make changes at any time to any products or information herein, without notice. The information herein is provided "as-is" and **onsemi** makes no warranty, representation or guarantee regarding the accuracy of the information, product features, availability, functionality, or suitability of its products for any particular purpose, nor does **onsemi** assume any liability arising out of the application or use of any product or circuit, and specifically disclaims any and all liability, including without limitation special, consequential or incidental damages. Buyer is responsible for its products and applications using **onsemi** products, including compliance with all laws, regulations and safety requirements or standards, regardless of any support or applications information provided by **onsemi**. "Typical" parameters which may be provided in **onsemi** data sheets and/or specifications can and do vary in different applications and actual performance may vary over time. All operating parameters, including "Typicals" must be validated for each customer application by customer's technical experts. **onsemi** does not convey any license under any of its intellectual property rights nor the rights of others. **onsemi** products are not designed, intended, or authorized for use as a critical component in life support systems or any FDA Class 3 medical devices or medical devices with a same or similar classification in a foreign jurisdiction or any devices intended for implantation in the human body. Should Buyer purchase or use **onsemi** products for any such unintended or unauthorized application, Buyer shall indemnify and hold **onsemi** and its officers, employees, subsidiaries, affiliates, and distributors harmless against all claims, costs, damages, and expenses, and reasonable attorney fees arising out of, directly or indirectly, any claim of personal injury or death associated with such unintended or unauthorized use, even if such claim alleges that **onsemi** was negligent regarding the design or manufacture of the part. **onsemi** is an Equal Opportunity/Affirmative Action Employer. This literature is subject to all applicable copyright laws and is not for resale in any manner.

ADDITIONAL INFORMATION

TECHNICAL PUBLICATIONS:

Technical Library: www.onsemi.com/design/resources/technical-documentation
onsemi Website: www.onsemi.com

ONLINE SUPPORT: www.onsemi.com/support

For additional information, please contact your local Sales Representative at
www.onsemi.com/support/sales