

## 产品概览

### NB4N527S: 转换器, 3.3 V, 2.5 Gb/s 双 AnyLevel™ - LVDS 接收器/驱动器/缓冲器, 带内部端接

欲看完整文档, 请参阅数据表。

NB4N527S 是一款时钟或数据接收器/驱动器/缓冲器/转换器, 能够将 AnyLevel™ 输入信号 (LVPECL、CML、HSTL、LVDS 或 LVTTTL/LVCMOS) 转换为 LVDS。根据距离、系统设计抗扰性和传输线缆介质的不同, 此器件可分别接收、驱动或转换最高 2.5 Gb/s 或 1.25 GHz 的数据或时钟。NB4N527S 具有较宽的输入共模范围, 从 GND+50 mV 到 VCC-50 mV, 并且组合了两个 50 Ω 内部端接电阻, 适用于将差分或单端数据或时钟信号转换为 350 mV 典型 LVDS 输出电平, 而无需使用任何附加外部组件。该器件采用小型 3 mm x 3 mm QFN-16 封装。NB4N527S 适用于数据、无线和电信应用, 以及主要存在抖动和封装尺寸要求的高速逻辑接口。

## 特性

- Maximum Input Clock Frequency up to 1.25 GHz
- Maximum Input Data Rate up to 2.5 Gb/s
- 500 ps Maximum Propagation Delay
- 2 ps Maximum RMS Jitter
- 300 ps Maximum Rise/Fall Times
- Single Power Supply; VCC = 3.3 V +/- 10%
- Temperature Compensated TIA/EIA644 Compliant LVDS Outputs
- Internal 50 Termination Resistor per Input Pin
- GND + 50 mV to VCC - 50 mV VCMR Range

## 应用

- OC-3 to OC-48 SDH/SONET Clock & Data Applications
- 1 GbE, 1G & 2G Fibrechannel Clock & Data Applications
- Precision LVDS Clock Buffering & Translation

## 器件电气规格

| 产品            | Pricing (\$/Unit) | Compliance             | Status | Type          | Channels | Input / Output Ratio | Input Level                        | Output Level | V <sub>CC</sub> Typ (V) | t <sub>jitter</sub> MS Typ (ps) | t <sub>skew(0-90)</sub> Max (ps) | t <sub>pd</sub> Typ (ns) | t <sub>R</sub> & t <sub>F</sub> Max (ps) | f <sub>max</sub> Clock Typ (MHz) | f <sub>max</sub> Data Typ (Mbps) | Package Type |
|---------------|-------------------|------------------------|--------|---------------|----------|----------------------|------------------------------------|--------------|-------------------------|---------------------------------|----------------------------------|--------------------------|--|----------------------------------|----------------------------------|--------------|
| NB4N527SMNG   |                   | Pb-free<br>Halide free | Active | Signal Driver | 2        | 1:1                  | CML<br>CMOS<br>HSTL<br>ECL<br>LVDS | LVDS         | 3.3                     | 0.5                             | 25                               | 0.37                     | 140                                      | 1500                             | 2500                             | QFN-16       |
| NB4N527SMNR2G |                   | Pb-free<br>Halide free | Active | Signal Driver | 2        | 1:1                  | CML<br>ECL<br>HSTL<br>LVDS<br>CMOS | LVDS         | 3.3                     | 0.5                             | 25                               | 0.37                     | 140                                      | 1500                             | 2500                             | QFN-16       |

欲了解更多信息, 请联系您当地的销售支援 [www.onsemi.cn](http://www.onsemi.cn)。

创建于: 4/6/2020