

## 产品概览

### NB4N855S: 转换器, 3.3 V, 1.5 Gb/s 双 AnyLevel™ - LVDS 接收器/驱动器/缓冲器

欲看完整文档, 请参阅数据表。

NB4N855S 是一款时钟或数据接收器/驱动器/缓冲器/转换器, 能够将 AnyLevel™ 输入信号 (LVPECL、CML、HSTL、LVDS 或 LVTTTL/LVCMOS) 转换为 LVDS。根据距离、系统设计抗扰性和传输线缆介质的不同, 此器件可分别接收、驱动或转换最高 1.5 Gb/s 或 1.0 GHz 的数据或时钟。此器件为引脚对引脚插头, 可兼容 3.3 V 应用中的 SY55855V。NB4N855S 具有较宽的输入共模范围, GND + 50 mV 至 VCC - 50 mV。此功能适用于适用于将差分或单端数据或时钟信号转换为 350 mV 典型 LVDS 输出电平。此器件采用小型 10 引线 MSOP 封装。NB4N855S 适用于数据、无线和电信应用, 以及主要存在抖动和封装尺寸要求的高速逻辑接口。

#### 特性

- Guaranteed Input Clock Frequency up to 1.0 GHz
- Guaranteed Input Data Rate up to 1.5 Gb/s
- 490 ps Maximum Propagation Delay
- 1.0 ps Maximum RMS Jitter
- 180 ps Maximum Rise/Fall Times
- Single Power Supply; VCC = 3.3 V ±10%
- Temperature Compensated TIA/EIA-644 Compliant LVDS Outputs
- GND + 50 mV to VCC - 50 mV VCMR Range
- Pb-Free Packages is Available

#### 优势

- precision edge placement

#### 应用

- Translation of all major signal types to LVDS in heterogenous systems.
- Signal driving and reception in communications and networking applications.

#### 终端产品

- General High Speed LOGIC

### 器件电气规格

产品	Pricing (\$/Unit)	Compliance	Status	Type	Channels	Input / Output Ratio	Input Level	Output Level	V <sub>CC</sub> Typ (V)	t <sub>jitter, MS</sub> Typ (ps)	t <sub>skew(o-)</sub> Max (ps)	t <sub>pd</sub> Typ (ns)	t <sub>R</sub> & t <sub>F</sub> Max (ps)	f <sub>max, Clock</sub> Typ (MHz)	f <sub>max, Data</sub> Typ (Mbps)	Package Type
NB4N855SMR4G		Pb-free Halide free	Active	Signal Driver	2	1:1	HSTL SSTL ECL CMOS CML TTL LVDS	LVDS	3.3	0.5	35	0.41	180	1500	2500	Micro 10

欲了解更多信息, 请联系您当地的销售支援 [www.onsemi.cn](http://www.onsemi.cn)。

创建于: 8/7/2020