

产品概览

NB6L11M: 时钟/数据扇出缓冲器，1:2 差分，带 CML 输出

欲看完整文档，请参阅数据表。

NB6L11M 是一款差分 1:2 CML 扇出缓冲器。差分输入结合了通过 VT 引脚访问的内部 50 Ω 端接电阻，接受 LVPECL、LVCMOS、LVTTTL、CML 或 LVDS 逻辑电平。仅为此器件提供 VREFAC 引脚，即内部产生的供应电压。VREFAC 用作单端 PECL 或 NECL 输入的参考电压。对于单端输入情况，未使用的互补差分输入将作为开关参考电压联接 VREFAC。VREFAC 还可将电容器耦合输入重偏置。使用时，通过 0.01 μF 电容器对 VREFAC 进行去耦合，并将源/汲电流限制为 0.5 mA。不使用时，VREFAC 输出应保持开路。该器件采用小型 3x3 mm 16 引脚 QFN 封装。NB6L11M 属于一款 ECLinPS MAX 系列高性能时钟产品。

特性

- Maximum Input Clock Frequency > 4 GHz
- 0.5ps max Random Clock Jitter
- VREFAC Reference Output
- Internal Input Termination Resistors, 50-ohm

优势

- High performance applications
- Low Jitter Outputs
- Rebias Capacitor-coupled Input signal
- No external components needed for inputs

应用

- Clock / Data Distribution

器件电气规格

产品	Pricing (\$/Unit)	Compliance	Status	Type	Channels	Input / Output Ratio	Input Level	Output Level	V _{CC} Typ (V)	t _{Jitter} MS Typ (ps)	t _{skew(o-)} Max (ps)	t _{pd} Typ (ns)	t _R & t _F Max (ps)	f _{max} Clock Typ (MHz)	f _{max} Data Typ (Mbps)	Package Type	
NB6L11MMNG		Pb-free Halide free	Active	Buffer	1	1:2	LVD S	CML	3.3 2.5	0.2	15	0.225	120	4000		QFN-16	
							CM L										
							LVT TL										
							LVC MOS										
							LVP ECL										
NB6L11MMNR2G		Pb-free Halide free	Active	Buffer	1	1:2	LVP ECL	CML	2.5 3.3	0.2	15	0.225	120	4000		QFN-16	
							LVT TL										
							CM L										
							LVD S										
							LVC MOS										

欲了解更多信息，请联系您当地的销售支援 www.onsemi.cn。

创建于：4/1/2020