

产品概览

MC100LVEL29: ECL 双差分时钟/数据 D 类触发器，带设置和重置

欲看完整文档，请参阅数据表。

MC100LVEL29 是一款双路主从型触发器。此器件提供全差分数据和时钟输入及输出。MC100LVEL29 是引脚，其功能与 MC100EL29 相同。当时钟为低电平时，数据进入主锁存，并在时钟输入正转换时传输至从锁存。差分输入采用特殊电路，从而确保在开路输入条件下的器件稳定性。在两个差分输入保持开路条件时，D 输入将下拉至 VEE，而 Dbar 输入将偏向于 VCC/2。输出将进入指定状态，但状态是随机的，根据触发器的启动方式而定。两个触发器都提供异步超控“设置”和“重置”输入。请注意，“设置”和“重置”输入不得同时为高电平。VBB 引脚作为内部产生的电源，仅可用于该器件。对于单端输入情况，将未使用的差分输入连接至 VBB，作为开关参考电压。VBB 还可重新偏置交流耦合输入。使用时，通过 0.01 F 电容器对 VBB 和 VCC 进行去耦，并将源或汲电流限制为 0.5 mA。不使用时，VBB 应保持开路。

特性

- 1100MHz Flip-Flop Toggle Frequency
- ESD Protection: >2 KV HBM
- 580 ps Typical Propagation Delays
- The 100 Series Contains Temperature Compensation
- PECL Mode Operating Range: VCC = 3.0 V to 3.8 V with VEE = 0 V
- NECL Mode Operating Range: VCC = 0 V with VEE = -3.0 V to -3.8 V
- Internal Input Pulldown Resistors
- Meets or Exceeds JEDEC Spec EIA/JESD78 IC Latchup Test
- Flammability Rating: UL-94 code V-0 @ 1Å", Oxygen Index 28 to 34
- Transistor Count = 313 devices

For more features, see the data sheet

器件电气规格

产品	Pricing (\$/Unit)	Compliance	Status	Type	Bits	Input Level	Output Level	V _{CC} Typ (V)	t _{jitter} Typ (ps)	t _{pd} Typ (ns)	t _{SU} Min (ns)	t _h Min (ns)	t _{rec} Typ (ns)	t _R & t _F Max (ps)	f _{Toggle} Typ (MHz)	Package Type
MC100LVEL29DWG		Pb-free Halide free	Active	D-Type	2	ECL LVD S	ECL	3.3	1	0.58	0	0.1	0.1	550	1100	SOIC-20W
MC100LVEL29DWR2G		Pb-free Halide free	Active	D-Type	2	ECL LVD S	ECL	3.3	1	0.58	0	0.1	0.1	550	1100	SOIC-20W

欲了解更多信息，请联系您当地的销售支援 www.onsemi.cn。

创建于：7/15/2020