

产品概览

NB6L56: 时钟/数据多路复用器，2.5 V / 3.3 V 双路 2:1 差分，带 LVPECL 输出

欲看完整文档，请参阅数据表。

NB6L56 是一款高性能双路 2:1 差分时钟或数据多路复用器。多电平差分输入结合了内部 50 Ω 端接电阻，可通过 VT 引脚访问。该特性支持 NB6L56 接受各种差分逻辑电平标准，如 LVPECL、CML 或 LVDS。输出为 800 mV LVPECL 信号。

特性

- Maximum Input Data Rate > 2.5 Gbps
- Maximum Input Clock Frequency > 2.5 GHz
- Jitter is < 1 ps RMS RJ (Data); < 10 ps PP DJ (Data); and < 0.7 ps RMS Crosstalk induced jitter (CLOCK)
- 360 ps Max Propagation Delay
- 180 ps Max Rise and Fall Times
- Operating Range is VCC = 2.5 ± 5% (2.375 V to 2.625 V with VEE = 0 V), or VCC = 3.3 ± 10% (3.0 V to 3.6 V with VEE = 0 V)
- Internal 50 Ω Input Termination Resistors
- Industrial Temp. Range (40C to 85C)
- QFN32 Package

应用

- Data Communications System
- SONET OC-3 to OC-48
- Fibre Channel
- GigE

终端产品

- LAN/WAN
- ATE
- Test and Measurement
- Enterprise Servers

器件电气规格

产品	Pricing (\$/Unit)	Compliance	Status	Input/Output Ratio	Channels	Input Level	Output Level	V _{CC} Typ (V)	f _{Max} Typ (MHz)	t _{Jitter} Typ (ps)	t _{skew(OO) Max} (ps)	t _{pd} Typ (ns)	Package Type
NB6L56MNG		Pb-free	Active	2:1	2	ECL	ECL	3.3	2500	0.5	12	0.25	QFN-32
		Halide free				CML		2.5					
						LVDS							
NB6L56MNTXG		Pb-free	Active	2:1	2	LVDS	ECL	3.3	2500	0.5	12	0.25	QFN-32
		Halide free				ECL		2.5					
						CML							

欲了解更多信息，请联系您当地的销售支援 www.onsemi.cn。

创建于：4/2/2020