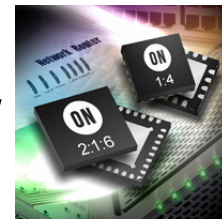


产品概览

NB7V586M: 输入 Mux - 2:1 差分, 1.8 V, 时钟/数据扇出缓冲器 - 1:6 CML, 1.2 V / 1.8 V

欲看完整文档, 请参阅数据表。



NB7V586M 是一款 1:6 CML 时钟/数据分发芯片, 具有 2:1 时钟/数据输入多工器, 带输入选择引脚。INx/INxb 输入包含内部 50 Ω 端接电阻, 并接受差分 LVPECL、CML 或 LVDS 逻辑电平。INx/INxb 输入和核芯逻辑由 1.8 V 电源供电。NB7V586M 产生时钟或数据的六个相同的差分 CML 输出副本。输出配置为三组两个差分对。每组 (或所有三组) 均能通过 1.8 V 或 1.2 V 电源的任意组合供电。当外部接收器以 50 Ω 电阻端接到 VCCOx 时, 16 mA 差分 CML 输出结构提供匹配的内部 50 Ω 源端接和 400 mV 输出摆幅。1:6 扇出设计针对低输出歪曲率和最小抖动而优化, 适用于 SONET、GigE、光纤信道、背面电极, 以及运行典型值高达 6 GHz 或 10 Gb/s 的其他时钟/数据分发应用。VREFAC 参考输出可用于重新偏置电容器耦合的差分 and 单端输入信号。NB7V586M 采用小巧的 5mm x5mm 32 引脚 QFN 无铅封装。

特性

- Maximum Input Data Rate > 10 Gb/s Typical
 - Data Dependent Jitter < 10 ps
 - Maximum Input Clock Frequency > 6 GHz Typical
 - Random Clock Jitter < 0.8 ps RMS, Max
 - Low Skew 1:6 CML Outputs, 30 ps Max
 - 2:1 MultiLevel Mux Inputs
 - 175 ps Typical Propagation Delay
 - 50 ps Typical Rise and Fall Times
 - Differential CML Outputs, 330 mV PeaktoPeak, Typical
 - Operating Range: VCC = 1.71 V to 1.89 V; VCCOx = 1.14 V to 1.89 V
- For more features, see the data sheet

应用

- SONET, SDH, Fibre Channel, Gigabit Ethernet clock / Data distribution

终端产品

- Servers, Routers, Networking, Instrumentation

器件电气规格

产品	Pricing (\$/Unit)	Compliance	Status	Input/Output Ratio	Channels	Input Level	Output Level	V _{CC} Typ (V)	f _{Max} Typ (MHz)	t _{jitter} Typ (ps)	t _{skew(OO) Max} (ps)	t _{pd} Typ (ns)	Package Type
NB7V586MMNG		Pb-free	Active	2:1	1	CML	CML	1.8	6000	0.2	30	0.175	QFN-32
		Halide free				LVDS							
		ECL											
NB7V586MMNR4G		Pb-free	Active	2:1	1	LVDS	CML	1.8	6000	0.2	30	0.175	QFN-32
		Halide free				ECL							
		CML											

欲了解更多信息, 请联系您当地的销售支援 www.onsemi.cn。

创建于: 8/5/2020