

产品概览

FSL336LR: 650V 集成电源开关，带误差放大器，无偏置绕组，用于 9W 离线反激转换器

欲看完整文档，请参阅数据表。

FSL336LR 集成了脉宽调制 (PWM) 控制器和 SenseFET，专门为高性能离线降压、降压-升压和非分立反激开关模式电源 (SMPS) 而设计，且外部部件数量极小。此器件集成了一个高电压电源稳压器，可实现无辅助偏置绕组的运行。内部跨导放大器减少了用于反激补偿电路的外部组件。集成的 PWM 控制器包括：实现无外部偏置电路的 10 V 稳压器、欠压锁定 (UVLO) 保护、前缘间隔 (LEB)、优化的门极开/关驱动器、EMI 衰减器、高温关断 (TSD) 保护，用于回路补偿温度补偿精确电流源，以及故障保护电路。保护包括：过载保护 (OLP)、过电压保护 (OVP) 以及反馈开路保护 (FB_OLP)。FSL336LR 提供启动期间优秀的软启动性能。内部高电压启动开关和带有极低运行电流的突发模式运行降低了待机模式下的功率损耗。因此，输入电压为 230 VAC 时，可以在无外部偏置的情况下实现 120 mW 的功耗，外部偏置的情况下为 25 mW。

特性

- 内置雪崩耐用 SenseFET：650 V
- 固定工作频率：50 kHz
- 无负载功耗：
- <25 mW @ 230 VAC，带外部偏压；
- <120 mW @ 230 VAC，无外部偏压
- 无需辅助偏压绕组
- 提供频率调制功能，可减少 EMI 辐射
- 逐脉冲限流
- 超低运行电流：250 μ A
- 内置软启动和启动电路

For more features, see the data sheet

应用

- This product is general usage and suitable for many different applications.

器件电气规格

产品	Pricing (\$/Unit)	Compliance	Status	Control Mode	f _{sw} Typ (kHz)	f _{Jitter} Typ (%)	Stand-by Mode	R _{DS(on)} Typ (Ω)	V _{DSS Max} (V)	I _{Peak} (mA)	HV Start-up Min (V)	DSS (mA)	UVLO	Short Circuit Protection	Over Power Compensation	Brown-out	Latch	Package Type
FSL336LRLX	0.7517	Pb-free Halide free	Active	Current Mode	50			3.5	650	1800	Yes		Yes	Yes			No	PDIP 7 MIN US PIN 6 GW
FSL336LRN	0.5401	Pb-free Halide free	Active	Current Mode	50			3.5	650	1800	Yes		Yes	Yes			No	PDIP -7

欲了解更多信息，请联系您当地的销售支援 www.onsemi.cn。

创建于：8/5/2020