

产品概览

MC74VHCT50A: 非反向缓冲器/CMOS 逻辑电平移位器，带可兼容 LSTTL 的输入

欲看完整文档，请参阅数据表。

MC74VHCT50A 是一款六路非反向缓冲器，使用硅门极 CMOS 工艺制造。它能实现与同等双极肖特基 TTL 相似的高速运行，同时还能保持 CMOS 低功耗。内部电路由三级组成，包括一个提供高抗扰性和稳定输出的缓冲器输出。该器件输入可兼容 TTL 型输入阈值，输出则具有全 CMOS 电平输出摆幅。此器件上的输入保护电路允许输入上的耐过电压，使得此器件能够用作从 3.0 V CMOS 逻辑进行转换的逻辑电平转换器，且能在高电压电源下运行。MC74VHCT50A 输入结构在应用高达 7.0 V 的电压时提供保护，而无论电源电压如何。因此使得 MC74VHCT50A 可用作 5 V 到 3 V 电路的接口。输出结构还会在 $V_{CC} = 0V$ 时提供保护。这些输入和输出结构有助于防止电源电压 - 输入/输出电压不匹配、电池备用、热插入等导致的器件损坏。

特性

- High Speed: $t_{PD} = 3.5ns$ (Typ) at $V_{CC} = 5V$
- Low Power Dissipation: $I_{CC} = 2mA$ (Max) at $T_A = 25^{\circ}C$
- TTL-Compatible Inputs: $V_{IL} = 0.8V$; $V_{IH} = 2.0V$
- CMOS-Compatible Outputs: $V_{OH} > 0.8V_{CC}$; $V_{OL} \leq 0.1V_{CC}$ @Load
- Power Down Protection Provided on Inputs and Outputs
- These devices are available in Pb-free package(s). Specifications herein apply to both standard and Pb-free devices. Please see our website at www.onsemi.com for specific Pb-free orderable part numbers, or contact your local ON Semiconductor sales office or representative.

器件电气规格

产品	Pricing (\$/Unit)	Compliance	Status	Channels	Output	V_{CC} Min (V)	V_{CC} Max (V)	t_{pd} Max (ns)	I_O Max (mA)	Package Type
MC74VHCT50ADR2G	0.12	Pb-free Halide free non AEC-Q and PPAP	Active	6	CMOS	4.5	5.5	7.7	8	SOIC-14
MC74VHCT50ADTR2G	0.16	Pb-free Halide free non AEC-Q and PPAP	Active	6	CMOS	4.5	5.5	7.7	8	TSSOP-14
NLVVHCT50ADTR2G	0.1856	PPAP Capable Pb-free Halide free non AEC-Q and PPAP	Active	6	CMOS	4.5	5.5	7.7	8	TSSOP-14

欲了解更多信息，请联系您当地的销售支援 www.onsemi.cn。

创建于：7/28/2021