

漏電感影響明顯降低

CCM反馳轉換器效率佳

Christophe Basso

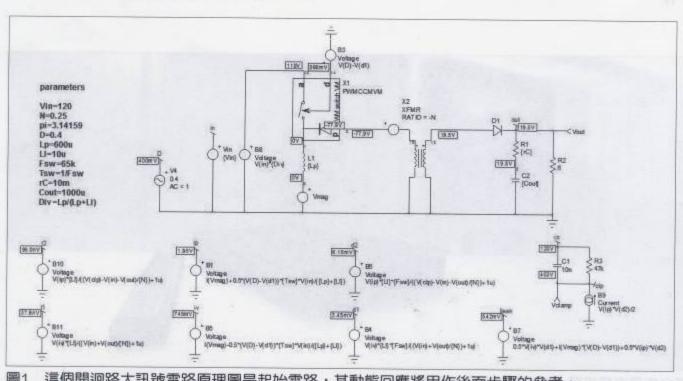
連續導通模式(CCM)返馳式轉換器於 電壓模式下,被漏電感影響將如何回 應?更新大訊號模型,逐步邁向漸漸簡化的 小訊號電路原理圖,以建立簡單線性版本。 從最終電路,將提取控制-輸出傳遞函數, 顯示漏電感如何影響傳遞函數分母品質因 數。

當想獲得一個複雜電路的傳遞函數時,目 標是減少複雜度,以便通過最簡單的電路原 理圖進行分析。但是,當在減少電路的過程 中--通過因式分解、簡化運算式、忽略變數 等,設計人員必須測試新電路,並與最初的 電路回應進行比較。

小訊號代替大訊號PWM開關模 型

在最初的回應和隨後的簡化版本的回應間 的任何偏差都表明弄錯了,或者作的假設過 於簡單化,那麼就放棄這電路並回到前一步 重做。

遵照這步驟肯定進展很慢,但卻很仔細, 也可立即發現和改正錯誤。

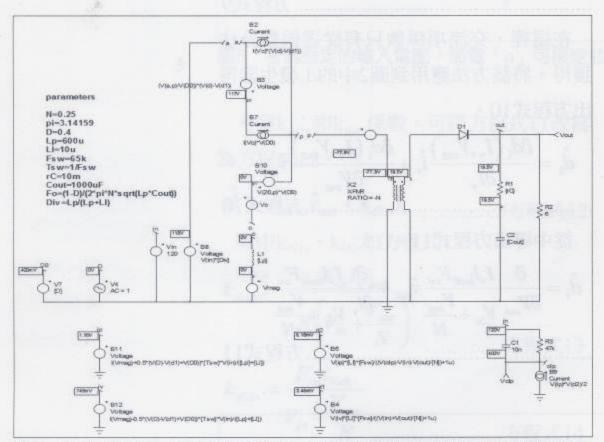


這個開迴路大訊號電路原理圖是起始電路,其動態回應將用作後面步驟的參考

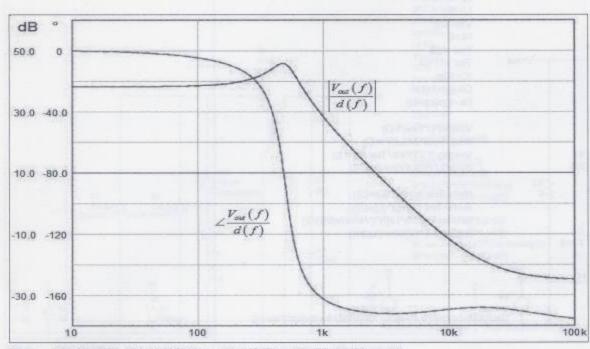
首先用小訊號版本代替大訊號PWM開關 模型。然後,可運行一個交流模擬,並驗 證操作點和回應是相同的。非線性模型在 圖1中,而小訊號版本出現在圖2中。

工作週期已分為兩個源,一個用於靜態 工作週期,一個用於交流調變; d 在小訊 號等式中。

偏置點與圖1中的相同,說明第一步是 正確的。為比較這兩個電路的頻率回應如



PWM開關由小訊號版本替代,並對參考頻率回應進行電路動態回 圖2 應檢查。



兩個電路的波德圖完全重疊,驗證了第一步。

何,採集如圖3的波德圖。該圖的幅值和相 位曲線重疊,驗證了第一步。

圖2中的電路圖正確但相當複雜。如上所 述,小訊號分析意味著盡可能簡化電路, 並將各種不同元件重新整理成一個更有意 義的架構。

田須研究插入的PWM開關模型確實是線 性版本。然而,計算峰谷電流、鉗位電壓 等的所有源仍然是大訊號運算,須將其線 性化。幸運的是,有些源在交流分析中是 不需要的如I。和d。。

如果想將這些源加以線性化,有兩個選 擇。可涌渦小的勵磁改變每一個變數(即看 到的某些變數中的小帽子^),並整理交流 和直流項以形成兩個獨立的等式:一個靜 態、一個動態的運算式。

靜態的運算式描述操作點(此處並不需要 它),而動態的運算式是我們想要的。採用 這技術的問題是,獲得的項和交叉產品的 數量,特別是變數超過兩個。

整理這些項以形成交流和直流等式,有 時可能是繁瑣的和錯誤的源。試著採用谷 底電流的定義方程式1。

$$I_{v} = I_{C} - \frac{(d-d_{1})V_{ln}T_{sw}}{2(l_{leak} + L_{p})}$$
 方程式

這裡有3個變數, I., d和d, 。如果我們少 量改變每一變數,得出方程式2,

$$I_v + i_v^2 = I_c + i_c - \frac{\left(d + \partial - d_1 - d_1\right)V_{ln}T_{sw}}{2\left(l_{look} + L_p\right)}$$
方程式

展開為方程式3。
$$I_{v} + i_{v}^{2} = I_{C} + i_{c} + d_{1} \frac{T_{sw}V_{in}}{2(L_{p} + l_{leak})} - d \frac{T_{sw}V_{in}}{2(L_{p} + l_{leak})} + d_{1} \frac{T_{sw}V_{in}}{2(L_{p} + l_{leak})} - d \frac{T_{sw}V_{in}}{2(L_{p} + l_{leak})}$$

......方程式3



現在合併交流和直流項,有兩個定義(方 程式4):

$$\begin{split} I_{\mathrm{v}} &= I_{\mathrm{C}} + d_{1} \, \frac{T_{\mathrm{sw}} V_{\mathrm{in}}}{2 \left(L_{p} + l_{\mathrm{leak}} \right)} - d \, \frac{T_{\mathrm{sw}} V_{\mathrm{in}}}{2 \left(L_{p} + l_{\mathrm{leak}} \right)} \\ \hat{\xi}_{\mathrm{v}}^{2} &= i_{\mathrm{c}} + d_{1} \, \frac{T_{\mathrm{sw}} V_{\mathrm{in}}}{2 \left(L_{p} + l_{\mathrm{leak}} \right)} - d \, \frac{T_{\mathrm{sw}} V_{\mathrm{in}}}{2 \left(L_{p} + l_{\mathrm{leak}} \right)} \end{split}$$

如果我們定義兩個係數kivd和kivdl為方程

$$k_{ivd} = -rac{T_{sw}V_{in}}{2\left(L_p + l_{leak}
ight)}$$
 方程式5 $k_{ivdl} = rac{T_{sw}V_{in}}{2\left(L_p + l_{leak}
ight)}$ 方程式6

方程式4的動態等式可重新整理為方程式

$$k_v = i_c + d_1 k_{ivd1} + dk_{ivd1}$$
 方程式7 靜態係數 k_{ivd} 和 k_{ivd1} 將作為參數在捕獲的電路圖中傳遞,並在模擬開始前預估。

另一現有的選擇是不用整理而以更快的 方式獲得小訊號係數如kiva和kival。分步操 作其實簡單,但運算式很複雜,並有多個

變數,所以很快變得困難起來,日無法涌 過解算器如Mathcad自動求解。一組不相 關(獨立)的變數給出更快的方法,包括使 用偏微分法,如方程式8所示;

$$di_{v} = \frac{\partial I_{c}(I_{c})}{\partial I_{c}}di_{c} + \frac{\partial I_{v}(d, d_{1})}{\partial d_{1}}dd_{1} + \frac{\partial I_{v}(d, d_{1})}{\partial d}dd$$

$$+ \frac{\partial I_{v}(d, d_{1})}{\partial d}dd$$

或使用小訊號記法(方程式9)。

$$\hat{l}_{v}^{2} = \frac{\partial I_{c}(I_{c})}{\partial I_{c}} i_{c} + \frac{\partial I_{v}(d, d_{1})}{\partial d_{1}} \hat{d}_{1} + \frac{\partial I_{v}(d, d_{1})}{\partial d} d$$

$$= \frac{\partial I_{c}(I_{c})}{\partial I_{c}} i_{c} + \frac{\partial I_{v}(d, d_{1})}{\partial d_{1}} d_{1} + \frac{\partial I_{v}(d, d_{1})}{\partial d_{1}} d_{1}$$

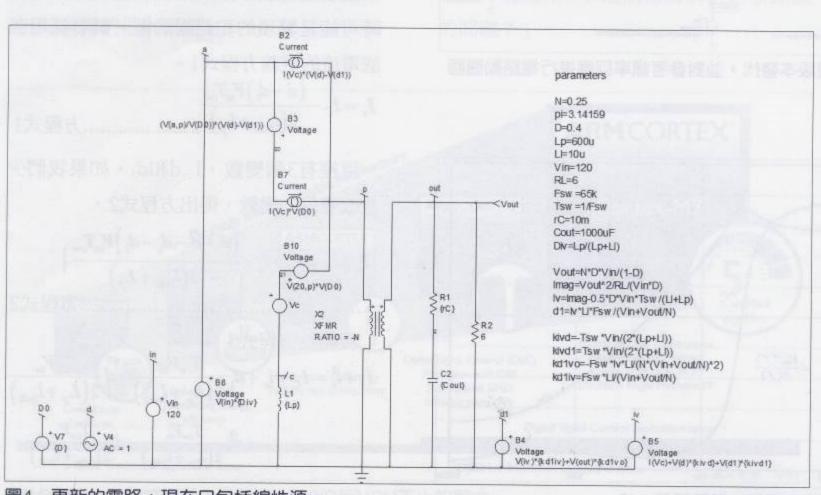
在這裡,交流項係數只有從這偏微分法 獲得。將該方法應用到圖2中的d,發生器得 出方程式10。

$$\hat{d}_{1} = \frac{\partial d_{1}\left(I_{v}, V_{out}\right)}{\partial I_{v}} \hat{i}_{v} + \frac{\partial d_{1}\left(I_{v}, V_{out}\right)}{\partial V_{out}} \hat{v}_{out}$$

從中導出方程式11。

$$\hat{d}_{1} = \frac{\partial}{\partial V_{out}} \frac{I_{v} l_{lock} F_{sw}}{V_{in} + \frac{V_{out}}{N}} \hat{v}_{out} + \frac{\partial}{\partial i_{v}} \frac{I_{v} l_{lock} F_{sw}}{V_{in} + \frac{V_{out}}{N}} \hat{i}_{v}$$

方程式11



更新的電路,現在只包括線性源。

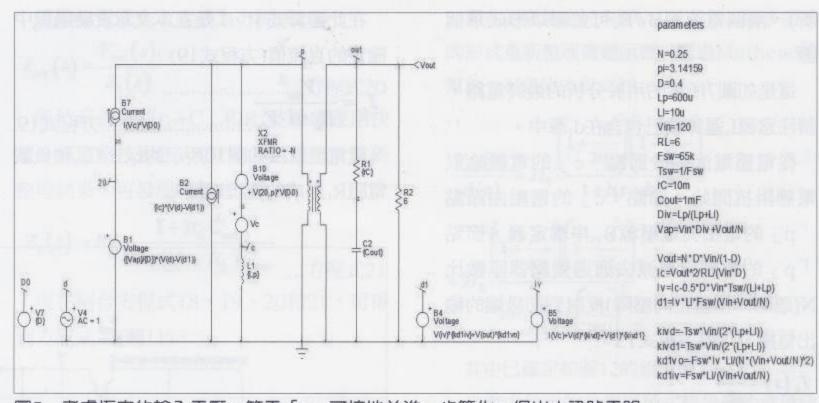


圖5 考慮恆定的輸入電壓,節電「a」可接地並進一步簡化,得出小訊號電路。

考慮k_{div}。和k_{div}係數,可將方程式11改寫 為方程式12。

$$k_{dlw} = -\frac{F_{sw}I_{v}l_{leak}}{N\Big(V_{in} + \frac{V_{out}}{N}\Big)^{2}}$$
 . 方程式13
$$k_{dliv} = \frac{F_{sw}l_{leak}}{V_{in} + \frac{V_{out}}{N}}$$
 . 方程式14

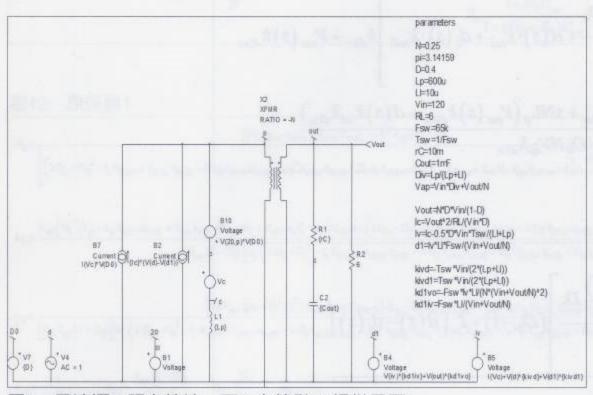


圖6 電流源B,現在接地,而B,在節點20提供電壓。

現在有線性的d₁和I₂源,可更新和簡化電路圖圖2。結果如圖4:在參數文本窗口中計算運算式方程式5、方程式6和方程式13、方程式14。

現在這圖中的所有源都是小訊號類型。 快速的交流分析顯示,頻率回應的幅值和 相位完全與圖3一致。

可從這電路原理圖開始分析線性轉換器,不過可能需要進一步的簡化和整理。 舉例來說,在控制-輸出傳遞函數之中,輸 入電壓是V_{in}恆定的,說明 \hat{v}_m 或V_{in}(s)等於 0。

因此,連接到輸入電壓的節點「a」正好接地。通過接地節點「a」,可重畫電路並顯示為如圖5所示的更簡單的版本。

測試這電路的頻率回應,並與圖3兩相比較,以檢測在新整理出的模型中的任何錯誤。

電流源B₇與電壓源B₁串聯,為進一步簡化,B₇負端可參考接地,而B₁的輸出連接到節點20以獨立的源轉換,圖6給出新的電路圖,節點20用於源B₁₀(通過定義更



新),兩個電流源B₇/B₂可並聯以形成單個 源。

這是如圖7所示的用於分析的最終電路, 請注意源I、運算式已包含在d、源中。

從電感電流等於節點「c」的電壓除以 電感阻抗開始,節點「c」的電壓由節點 「p」的電壓與電壓源Bio串聯定義,節點 「p」的電壓只是減去通過變壓器匝數比 N(忽略二極體正向壓降)反射到初級端的輸 出電壓,可得方程式15。

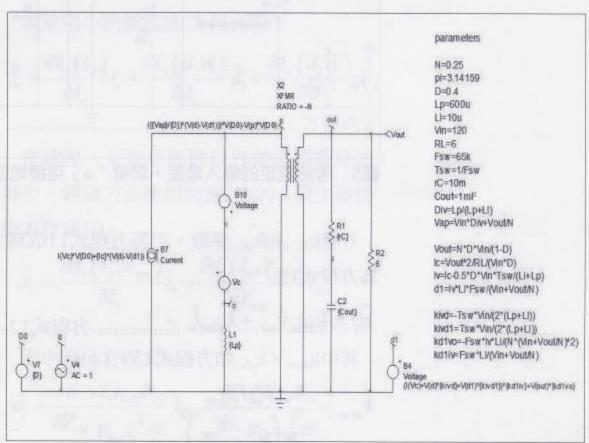
源d。可改寫為方程式16。因為L。的電流 現已被定義(它是圖7 d」源的I(Vc)),解得 d₁(s)為方程式17(圖8)。

輸出電流是以變壓器匝數比N縮放的初級 電流。它是由源B-減去流經電感的電流及 由方程式15定義的電流如方程式18(圖9):

在此運算式中,I。是在本文章實驗過程中 確定的直流值(方程式19),

$$I_c = \frac{V_{out}^2}{R_L \cdot d \cdot V_{in}}$$
 方程式19

這電流以由如圖10所示的rc,、Cout和負載 電阻R、形成的阻抗迴圈。



只要電流源並聯到B₇和節點20整合到B₁₀,可得出最終小訊號電路 原理圖(I、已整合到d₁)。

方程式16與17

$$d_{1}(s) = \frac{\left[-\frac{V_{out}(s)}{N} + V_{ap} \left[d(s) - d_{1}(s) \right] D_{0} + \frac{V_{out}(s)}{N} D_{0}}{sL_{p}} + d(s) \cdot k_{ind} + d_{1}(s) \cdot k_{ind} \right] k_{dliv} + V_{out}(s) k_{dliv}} d_{1}(s) = \frac{D_{0}V_{out}(s) k_{dliv} - V_{out}(s) k_{dliv} + D_{0}NV_{ap}d(s) k_{dliv} + sNL_{p} \left(V_{out}(s) k_{dliv} + d(s) k_{ind} k_{dliv} \right)}{sNL_{p} \left(1 - k_{dliv} k_{indl} \right) + D_{0}NV_{ap} k_{dliv}}$$

方程式18

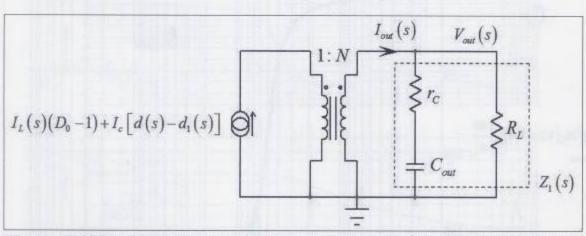
$$I_{out}(s) = \frac{\left[\frac{-\frac{V_{out}(s)}{N} + V_{ap} \left[d(s) - d_1(s) \right] D_0 + \frac{V_{out}(s)}{N} D_0}{sL_p} \right] (D_0 - 1) + I_c \left[d(s) - d_1(s) \right]}{N}$$

這輸出電流也可定義為方程式20,

阻抗可通過將rc+C....和R, 並聯或應用快 速分析電路技術(FACTS)迅速得出。重新 整理結果,可發現方程式21,

$$Z_1(s) = R_L \frac{1 + sr_C C_{out}}{1 + s(r_C + R_L)C_{out}}$$
...... 方程式21

現在結合方程式18、19、20和21,可得 到方程式22(圖11),



最終描述包括變壓器驅動由輸出電容、ESR和負載電阻形成的複 雜的阻抗R。

方程式22

$$\frac{\left[\frac{-\frac{V_{out}(s)}{N} + V_{ap} \left[d(s) - d_1(s) \right] D_0 + \frac{V_{out}(s)}{N} D_0}{sL_p} \right] (D_0 - 1) + I_c \left[d(s) - d_1(s) \right]}{N} = \frac{V_{out}(s)}{R_L \frac{1 + sr_C C_{out}}{1 + s \left(r_C + R_L \right) C_{out}}}$$

現在的樂趣在於求解Vout,並以二階多項式 的形式重新整理傳遞函數。透過Mathcad的 幫助,可得出方程式23,

$$\frac{V_{out}(s)}{d(s)} = H_0 \frac{\left(1 + \frac{s}{\omega_{z_1}}\right) \left(1 - \frac{s}{\omega_{z_2}}\right)}{1 + b_1 s + b_2 s^2}$$

$$= H_0 \frac{\left(1 + \frac{s}{\omega_{z_1}}\right) \left(1 - \frac{s}{\omega_{z_2}}\right)}{1 + \frac{s}{\omega_0} + \left(\frac{s}{\omega_0}\right)^2}$$

$$= H_0 \frac{\left(1 + \frac{s}{\omega_{z_1}}\right) \left(1 - \frac{s}{\omega_{z_2}}\right)}{1 + \frac{s}{\omega_0} + \left(\frac{s}{\omega_0}\right)^2}$$

其中已確定如圖12的原係數1。

文獻中給出的典型返馳式轉換器的傳遞函 數按照方程式23的形式並採用下面的定義

$$\begin{split} \boldsymbol{H}_{0} &= \frac{NV_{in}}{\left(1 - D\right)^{2}} \;\; \boldsymbol{\omega}_{z_{1}} = \frac{1}{r_{C}C_{out}} \;\; \boldsymbol{\omega}_{z_{2}} = \frac{\left(1 - D\right)^{2}R_{L}}{DL_{p}N^{2}} \\ \boldsymbol{Q} &= \frac{1 - D}{N}R_{L}\sqrt{\frac{C_{out}}{L_{p}}} \qquad \qquad \boldsymbol{\omega}_{0} = \frac{1 - D}{N \cdot \sqrt{L_{p}C_{out}}} \end{split}$$

如果假設圖1的運行值,並繪製由方程式 23給出的回應,無論是 l_{leak} 為 $O(r_c=0\Omega)$ 的複 雜係數還是簡化的返馳式運算式,幅值和相 位曲線都完全重疊。

接下來的測試中,包括設置licak為10 µ H、 疊合由Mathcad和小訊號SPICE模擬得出的

原係數1

$$\frac{\left[N_{1} \left(k_{\text{tod}} k_{\text{dliv}} + k_{\text{dliv}} k_{\text{ivdl}} - 1 \right) \right] \left[V_{\text{ap}} \left(1 - D_{0} \right) \right] }{\left[\left(2D_{0} - D_{0}^{2} - I_{c} k_{\text{dliv}} + k_{\text{dliv}} k_{\text{ivdl}} - 2D_{0} k_{\text{dliv}} k_{\text{ivdl}} + D_{0} I_{c} k_{\text{dliv}} - N_{1} V_{\text{ap}} k_{\text{dliv}} - D_{0} N_{1} V_{\text{ap}} k_{\text{dliv}} - 1 \right) - \frac{N_{1}^{2} V_{\text{ap}} k_{\text{dliv}}}{R_{L}} \right] }{R_{L}}$$

$$b_{1} \approx \frac{V_{\text{ap}} \left[N_{1}^{2} \left[I_{\text{p}} - I_{\text{p}} k_{\text{dliv}} k_{\text{ivdl}} + V_{\text{ap}} k_{\text{dliv}} \left(C_{\text{out}} R_{\text{L}} + C_{\text{out}} c_{\text{C}} \right) - R_{L} \left[C_{\text{out}} c_{\text{C}} \left(2D_{0} - D_{0}^{2} - I_{\text{c}} k_{\text{dliv}} + k_{\text{dliv}} k_{\text{ivdl}} - 2D_{0} k_{\text{dliv}} k_{\text{ivdl}} + D_{0}^{2} k_{\text{dliv}} k_{\text{ivdl}} + D_{0}^{2} k_{\text{dliv}} - N_{1} V_{\text{ap}} k_{\text{dliv}} - N_{1} V_{\text{ap}} k_{\text{dliv}} - 1 \right) + I_{c} I_{\text{p}} N_{1} k_{\text{dliv}} \right] \left[D_{0} - D_{0}^{2} - I_{c} k_{\text{dliv}} + k_{\text{dliv}} k_{\text{ivdl}} - 2D_{0} k_{\text{dliv}} k_{\text{ivdl}} + D_{0}^{2} k_{\text{dliv}} k_{\text{ivdl}} + D_{0}^{2} k_{\text{dliv}} - N_{1} V_{\text{ap}} k_{\text{dliv}} - N_{1} V_{\text{ap}} k_{\text{dliv}} - 1 \right) - N_{1}^{2} V_{\text{ap}} k_{\text{dliv}} \right]$$

$$b_{2} \approx \frac{\left[D_{0} V_{\text{ap}} \left(D_{0} - D_{0} \right) \left[R_{L} \left(2D_{0} - D_{0}^{2} - I_{c} k_{\text{dliv}} + k_{\text{dliv}} k_{\text{ivdl}} + D_{0}^{2} k_{\text{dliv}} k_{\text{ivdl}} \right) - C_{\text{out}} I_{c} I_{\text{p}} N_{1} R_{L} k_{\text{dliv}} \cdot I_{\text{p}} \right] \right]$$

$$b_{2} \approx \frac{\left[D_{0} V_{\text{ap}} \left(D_{0} - D_{0} \right) \left[R_{L} \left(2D_{0} - D_{0}^{2} - I_{c} k_{\text{dliv}} + k_{\text{dliv}} k_{\text{ivdl}} + D_{0}^{2} k_{\text{dliv}} k_{\text{ivdl}} \right) - C_{\text{out}} I_{c} I_{\text{p}} N_{1} R_{L} k_{\text{dliv}} \cdot I_{\text{p}} \right) \right]$$

$$a_{2} \approx \frac{1}{I_{c} C_{\text{out}}} \qquad a_{2} \approx \frac{V_{\text{ap}} \left(1 - D_{0} \right)}{\left[I_{c} I_{0} \right)} \qquad Q_{2} \approx \frac{\sqrt{b_{2}}}{b_{1}} \qquad a_{0} \approx \frac{1}{\sqrt{b_{2}}} \right] \qquad a_{0} \approx \frac{1}{\sqrt{b_{2}}}$$



曲線。如圖13所示,曲線的完美重疊證 實對傳遞函數考慮漏雷感的數學推導。

最後,為將建模方案與另一個模擬平 台比較,採集以Simplis範本簡化的逐週 期模型,並運行幾個配置以提取小訊號 回應(圖14)。

結果如圖15所示,其中已黏貼採用小 訊號模型得到的SPICE模擬結果。對於 1-μ H漏電感值, Simplis顯示出稍低的 〇,可能是由於模擬電路中一些選定的開 關元件固有的損耗,對於較高的漏電感 值(10和30 µ H),符合得非常好,曲線 幾乎重疊。

現在的模型是正確的,可交流掃描 圖1電路,並看漏電感如何影響幅值和 相位曲線。

在具低漏電感時,Q很明顯超過 10dB。當漏電感增加,每切換週期損 耗更多能量,品質因數減弱。對於大 電感值30 µ H,系統變得過阻尼。在圖 16中,已繪製出O相對漏電感的值,證 實它對返馳式轉換器的阻尼效應。

在電流模式中,工作週期截斷消 失,因為儘管存在漏電感,但峰值電 流不受影響,因為ton自然延長至符合峰 值設定點。

如參考文獻1所寫,它可標明電流模 式控制(CCM)中的開關工作週期,定 義為方程式24。

$$d = \frac{F_{sw}(V_c - R_i)I_c}{S_a + \frac{V_{ac}R_i}{2(L_p + l_{leak})}}$$
方程式24

其中Fsw是開關頻率,V。是控制電壓, R.是檢測電阻,I.是如(19)定義的端點 「c」的電流,S。是外部補償斜率,Vac 是端點「a」和「c」之間的電壓。

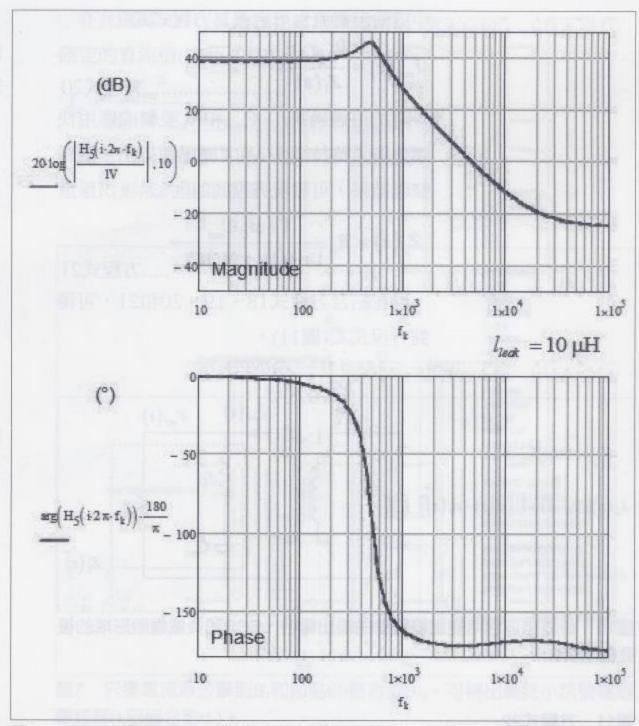
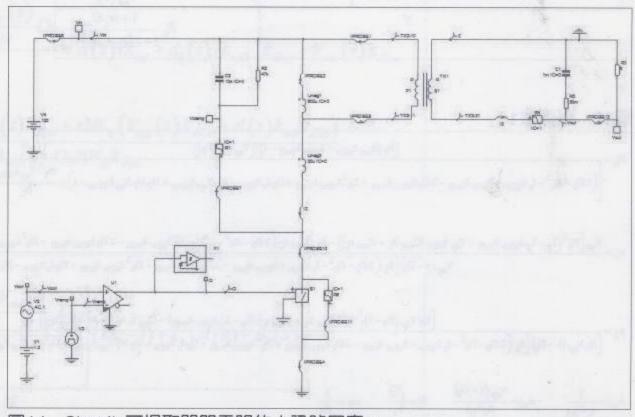


圖13 SPICE和Mathcad繪製出完全重疊的曲線,證實圖4的關於傳遞函數中 V。ut結合d的分析推導。



Simplis可提取開關電路的小訊號回應