

产品概览

NB6L14: 时钟/数据扇出缓冲器，1:4 差分，3 GHz / 2.5 V / 3.3 V，带 LVPECL 输出

欲看完整文档，请参阅数据表。

NB6L14 是一款 3.0 GHz 差分 1:4 LVPECL 扇出缓冲器。差分输入包含内部 50 Ω 端接电阻，该电阻通过 VT 引脚访问。此特性让 NB6L14 能够接受多种逻辑标准，如 LVPECL、LVCMOS、LVTTTL、CML 或 LVDS 逻辑电平。VREF_AC 参考输出可用于重新偏置电容器耦合的差分 and 单端输入信号。1:4 扇出设计适用于低输出歪曲率应用。NB6L14 属于一款 ECLinPS MAX 系列高性能时钟和数据产品。

特性

- Input Clock Frequency > 3.0 GHz
- < 20 ps Within Device Output Skew
- Internal Input Termination Resistors, 50-ohm
- VREFAC Reference Output

优势

- High performance applications
- Low Output-to-output skew
- No external components needed for inputs
- Rebias Capacitor-coupled Input signal

应用

- Clock / Data Distribution

器件电气规格

产品	Pricing (\$/Unit)	Compliance	Status	Type	Channels	Input / Output Ratio	Input Level	Output Level	V _{CC} Typ (V)	t _{jitter} MS Typ (ps)	t _{skew(o-)} Max (ps)	t _{pd} Typ (ns)	t _R & t _F Max (ps)	f _{max} Clock Typ (MHz)	f _{max} Data Typ (Mbps)	Package Type
NB6L14MNG		Pb-free Halide free	Active	Buffer	1	1:4	LVP ECL LVD S LVT TL LVC MO S CML	LVPE CL	2.5 3.3	0.2	20	0.37	200	3000	2500	QFN-16
NB6L14MNR2G		Pb-free Halide free	Active	Buffer	1	1:4	LVP ECL LVD S CML LVT TL LVC MO S	LVPE CL	2.5 3.3	0.2	20	0.37	200	3000	2500	QFN-16

欲了解更多信息，请联系您当地的销售支援 www.onsemi.cn。

创建于：4/1/2020